This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.





Attorney Docket No. 837.1969

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of:

Yoichi OIKAWA, et al.

Application No.:

Group Art Unit:

Filed: August 8, 2001

Examiner:

For:

OPTICAL SWITCH

SUBMISSION OF CERTIFIED COPY OF PRIOR FOREIGN APPLICATION IN ACCORDANCE WITH THE REQUIREMENTS OF 37 C.F.R. §1.55

Assistant Commissioner for Patents Washington, D.C. 2023l

Sir:

In accordance with the provisions of 37 C.F.R. §1.55, the applicant(s) submit(s) herewith a certified copy of the following foreign application:

Japanese Patent Application No. 2001-059089

Filed: March 2, 2001

It is respectfully requested that the applicant(s) be given the benefit of the foreign filing date(s) as evidenced by the certified papers attached hereto, in accordance with the requirements of 35 U.S.C. §119.

Respectfully submitted,

STAAS & HALSEY LLP

Date: _ August 8, 2001

By:

James D. Halsey, Jr. Registration No. 22,729

700 11th Street, N.W., Ste. 500 Washington, D.C. 20001 (202) 434-1500

©2001 Staas & Halsey LLP

4





別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年 3月 2日

出願番号

Application Number:

特願2001-059089

出 願 人
Applicant(s):

富士通株式会社

2001年 5月18日

特許庁長官 Commissioner, Japan Patent Office





特2001-059089

【書類名】 特許願

【整理番号】 0052731

【提出日】 平成13年 3月 2日

【あて先】 特許庁長官殿

【国際特許分類】 G02F 01/00

【発明の名称】 光スイッチ

【請求項の数】 10

【発明者】

【住所又は居所】 北海道札幌市北区北七条西四丁目3番地1 富士通北海

道ディジタル・テクノロジ株式会社内

【氏名】 及川 陽一

【発明者】

【住所又は居所】 神奈川県川崎市中原区上小田中4丁目1番1号 富士通

株式会社内

【氏名】 黒柳 智司

【特許出願人】

【識別番号】 000005223

【氏名又は名称】 富士通株式会社

【代理人】

【識別番号】 100075384

【弁理士】

【氏名又は名称】 松本 昂

【電話番号】 03-3582-7477

【手数料の表示】

【予納台帳番号】 001764

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9704374

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 光スイッチ

【特許請求の範囲】

【請求項1】 複数のスイッチセルを備えた光スイッチであって、

前記光スイッチはn(nは自然数)の入力とm(mは自然数)の出力とを有し

前記光スイッチは隣り合う二つのスイッチセル間の距離として定義される単位 サイズを有し、

前記光スイッチは、

1

K・L (Kはn≦Kを満たす整数、Lはm≦Lを満たす整数)のスイッチサイズを有する基板と、

前記基板の主面に対して垂直で且つ互いに平行な第1及び第2のミラーと、

前記第1及び第2のミラーに対して傾斜した前記入力のための複数の入力光路 並びに前記第1及び第2のミラーに対して傾斜した前記出力のための複数の出力 光路を提供する光学ユニットとを備え、

各スイッチセルは前記基板に対して可動的に設けられたスイッチミラーを含む 光スイッチ。

【請求項2】 複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段と、

該入力ポートからの光または該光反射部からの光を該出力ポートまたは該光反射部に向けて反射する反射手段を設けたことを特徴とする光スイッチ。

【請求項3】 複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段を設け、

該入力ポートからの該出力ポートまでの光路は全て同じ光路長にすることを特 徴とした光スイッチ。

【請求項4】 複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段を設け、

該入力ポートからの該出力ポートまでの光損失が全て同じになるようにすることを特徴とした光スイッチ。

【請求項5】 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射部を有する複数の光路切換手段と、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段の外側に設けられ、入力ポートからの光または光路切換手段からの光を反射する反射 手段とにより構成された光スイッチ。

【請求項6】 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射部を有する複数の光路切換手段と、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段を挟むように設けられ、入力ポートからの光または光路切換手段からの光を反射する 反射手段とにより構成された光スイッチ。

【請求項7】 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射部を有する複数の光路切換手段とを設け、

該光路切換手段への該光入力ポートからの光入力は隣接する該光路切換手段への光入力とは交差する方向にあることを特徴とする光スイッチ。

【請求項8】 請求項7の光スイッチにおいて、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段を挟むように光入力ポートからの光または光路切換手段からの光を反射する反射手段をさらに設けたことを特徴とする光スイッチ。

【請求項9】 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射部を有する複数の光路切換手段とを設け、

該光入力ポートから最初に光が通過する該光路切換手段は隣接する該光路切換

手段と初期の動作状態が反転した状態にあることを特徴とする光スイッチ。

【請求項10】 請求項9の光スイッチにおいて、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段を挟むように光入力ポートからの光または光路切換手段からの光を反射する反射手段をさらに設けたことを特徴とする光スイッチ。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は光スイッチに関し、特に、波長分割多重(WDM)を用いたフォトニックネットワークにおけるノード装置に適した光スイッチに関する。

[0002]

【従来の技術】

波長分割多重(WDM)システムは、伝送容量を飛躍的に増大することができる通信システムとして、開発及び実用化が進められている。WDMシステム同士を接続して、広大なフォトニックネットワークを構築するために、各装置間を光ファイバによりループ状に接続するリング型ネットワークが検討されている。

[0003]

リング型ネットワークでは、ネットワークの規模が大きくなると、ループ内の 伝送容量が増大する。しかし、各ノードでは、比較的小規模な光スイッチを用い た処理で足りる。

[0004]

これに対して、メッシュ型ネットワークでは、ルート毎の伝送容量が少なくて 済むのに対して、各ノードにおいて大規模な光スイッチを用いた処理が必要にな る。

[0005]

また、リング型ネットワークだけでなく、一点対一点のシステムにおいては、 従来、ノードにおいて低次群の信号を取り出すために電気スイッチが用いられて いた。この電気スイッチを光スイッチにすることにより、ノード内のコストを削 減することができるので、大規模な光スイッチは、様々な形態のネットワークに おいて開発が進められている。

[0006]

従来から実用化されている小規模な光スイッチとして、導波路型の光スイッチがある。導波路型光スイッチは、スイッチ素子と、スイッチ素子に接続される入力及び出力のためのファイバアレイとを備えている。

[0007]

スイッチ素子を大規模化させるには、スイッチ素子上に形成される各スイッチ セル自身の歩留まりを上げる必要があるが、製造トレランスが狭いのでこれは比 較的難しい。また、損失要因は、スイッチセルでの損失と、入出力ファイバのス イッチ素子との接続部分における損失である。

[0008]

従って、導波路型の光スイッチを大規模化させるためには、製造方法を改良することによる歩留まりの向上だけでなく、素子性能を各段にアップさせる必要がある。

[0009]

一方、伝統的な技術として、光を空間的にスイッチングさせる構成が考えられる。 光路を変更する素子として、反射ミラーを用いれば、導波路スイッチで問題 となるオン/オフ比、クロストークなどの性能はほとんど問題ない。

[0010]

しかし、スイッチの体積が大きくなるので、その大きさの観点から大規模化が 困難であった。

[0011]

このような状況を打破するために、最近、この空間スイッチを半導体技術で小さくするようにした技術が開発されている。この技術は、MEMS (Micro Electro Mechanical System)と称され、特に光分野に適用したものは光MEMSと言われることもある。

[0012]

MEMSによる光スイッチは、小さなミラーを半導体製造技術で基板上に作製 し、静電気によりこのミラーを立ち上げて、光路を切り換えるというものである [0013]

尚、MEMSに関しては、IEEE Photonic Technology Letters, vol. 10, No. 4, APRIL 1998, PP525-527を参照されたい。

[0014]

【発明が解決しようとする課題】

MEMSによる光スイッチは、ミラーを用いているので、スイッチ性能は導波路型よりも優れており、且つ、サイズも導波路型と同等に小さい。しかしながら、後述するようにスイッチングパスによる光路長が異なるので、損失にパス依存性がある。また、空間結合なので、大規模化したときに光路長が長くなると、ビーム広がりによる損失増加も懸念される。

[0015]

よって、本発明の目的は、小型化に適した光スイッチを提供することである。

[0016]

本発明の他の目的は、損失にパス依存性のない光スイッチを提供することである。

[0017]

本発明のさらに他の目的は、以下の説明から明らかになる。

[0018]

【課題を解決するための手段】

本発明によると、複数のスイッチセルを備えた光スイッチが提供される。光スイッチはn(nは自然数)の入力とm(mは自然数)の出力とを有し、また、光スイッチは隣り合う二つのスイッチセル間の距離として定義される単位サイズを有する。光スイッチは、K・L(Kはn≦Kを満たす整数、Lはm≦Lを満たす整数)のスイッチサイズを有する基板と、基板の主面に対して垂直で且つ互いに平行な第1及び第2のミラーと、第1及び第2のミラーに対して傾斜した入力のための複数の入力光路並びに第1及び第2のミラーに対して傾斜した出力のための複数の出力光路を提供する光学ユニットとを備えている。各スイッチセルは基

板に対して可動的に設けられたスイッチミラーを含む。

[0019]

本発明の他の側面によると、複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段と、該入力ポートからの光または該光反射部からの光を該出力ポートまたは該光反射部に向けて反射する反射手段を設けたことを特徴とする光スイッチが提供される。

[0020]

本発明の他の側面によると、複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段を設け、該入力ポートからの該出力ポートまでの光路は全て同じ光路長にすることを特徴とした光スイッチが提供される。

[0021]

本発明の他の側面によると、複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段を設け、該入力ポートからの該出力ポートまでの光損失が全て同じになるようにすることを特徴とした光スイッチが提供される。

[0022]

本発明の他の側面によると、複数の光入力ポートと、複数の光出力ポートと、 該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射 部を有する複数の光路切換手段と、該複数の光入力ポートと該複数の光出力ポー ト間で該複数の光路切換手段の外側に設けられ、入力ポートからの光または光路 切換手段からの光を反射する反射手段とにより構成された光スイッチが提供され る。

[0023]

本発明の他の側面によると、複数の光入力ポートと、複数の光出力ポートと、 該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射 部を有する複数の光路切換手段と、該複数の光入力ポートと該複数の光出力ポー ト間で該複数の光路切換手段を挟むように設けられ、入力ポートからの光または 光路切換手段からの光を反射する反射手段とにより構成された光スイッチが提供 される。

[0024]

本発明の他の側面によると、複数の光入力ポートと、複数の光出力ポートと、 該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射 部を有する複数の光路切換手段とを設け、該光路切換手段への該光入力ポートか らの光入力は隣接する該光路切換手段への光入力とは交差する方向にあることを 特徴とする光スイッチが提供される。

[0025]

本発明の他の側面によると、複数の光入力ポートと、複数の光出力ポートと、 該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射 部を有する複数の光路切換手段とを設け、該光入力ポートから最初に光が通過す る該光路切換手段は隣接する該光路切換手段と初期の動作状態が反転した状態に あることを特徴とする光スイッチが提供される。

[0026]

【発明の実施の形態】

以下、本発明の望ましい実施形態を添付図面を参照して詳細に説明する。

[0027]

図1を参照すると、MEMSを用いた従来の光スイッチが示されている。この 光スイッチは、4つの入力チャネル#1~#4と4つの出力チャネル#1~#4 とを互いに直交するように配置し、各入力チャネルと各出力チャネルとが任意に 光学的に結合されるように16個のスイッチセルを配置して構成されている。ス イッチセルは、4×4の格子位置に設けられている。

[0028]

各スイッチセルは、小さなミラーを半導体製造技術で基板上に作製し、静電力によりこのミラーを駆動して光路を切り換えることができるようになっている。 例えば、スイッチセルは、ミラーが基板の主面(紙面に平行)に平行な第1の状態と、ミラーが主面に垂直な第2の状態とを切り換えることができる。

[0029]

この光スイッチにあっては、ミラーを用いているので、スイッチ性能は導波路

型よりも優れており、しかも、サイズを導波路型と同等に小さくすることができる。しかし、図1に示されるように、スイッチングパスにより光路長が異なることに起因して、損失にパス依存性がある。また、空間結合であるので、大規模化した際に光路長が長くなると、ビーム広がりによる損失増加も懸念される。

[0030]

図2を参照すると、パス無依存型の従来の光スイッチが示されている。この光スイッチは、4つの入力チャネル#1~#4と4つの出力チャネル#1~#4とを概ね平行に配置し、これらの間に16個のスイッチセルをマトリクス状に設けて構成されている。16個のスイッチセルは、4つの1×2スイッチセルと8つの2×2スイッチセルと4つの2×1スイッチセルとを含む。スイッチセルは導波路基板上に一括して作成することができる。

[0031]

この光スイッチでは、スイッチセル相互間の接続を適切に行うことによって、 入力チャネルと出力チャネルとの間の損失がパスに依存しなくなる。

[0032]

図1に示される光スイッチでは、各入力チャネルと各出力チャネルは1回の90°反射によって光学的に結合される。従って、図1に示される光スイッチでは、光導波路では比較的自由に設定し得る図2に示されるような光路設定を行うことができない。損失のパス依存性は、光スイッチの規模が大きくなるのに従って致命的になるので、図1に示されるような反射型のスイッチセルを用いて構成される光スイッチにおいて、損失のパス依存性を排除することが切望されている。

[0033]

図3は本発明による光スイッチの斜視図である。この光スイッチは、MEMSによって形成された16個のスイッチセル(光路切換手段)を一体に有する基板2と、基板2の主面2Aに対して垂直で且つ互いに平行なミラー4及び6と、入力チャネル(入力ポート)#1~#4のための入力光路P1及び出力チャネル(出力ポート)#1~#4のための出力光路P2を提供する光学ユニット8とを備えている。

[0034]

光学ユニット8は、入力チャネル#1~#4にそれぞれ対応して設けられた光ファイバ10と、出力チャネル#1~#4にそれぞれ対応して設けられた光ファイバ12とを含み、光ファイバ10と光ファイバ12との間には図示しないレンズによってコリメート光学系が形成されている。光ファイバ10は、入力光路P1が互いに平行で且つミラー(反射手段)4及び6に対して傾斜するように設けられており、光ファイバ12は、出力光路P2が互いに平行で且つミラー4及び6に対して傾斜するように設けられている。ここでは、光ファイバ10及び12は同一平面上で平行になるように設けられている。

[0035]

スイッチセルは基板2の主面2A上に設けられている。各スイッチセルは、基板2に対して可動的に設けられたスイッチミラー14を含み、スイッチミラー14が主面2Aに垂直な第2の状態とを切り換えることができる。ここでは、第2の状態では、スイッチミラー14はミラー4及び6に対して平行である。

[0036]

この光スイッチにおいては、最も近接する2つのスイッチセル間の距離を単位サイズとして定義するときに、基板2は4×4のスイッチサイズを有している。16個のスイッチセルは4×4の格子位置に設けられる。基板2はスイッチサイズより大きいものでもよい。

[0037]

この構成によると、後で種々の光路を検討するとわかるように、スイッチング パスによらず光路長を一定にすることができ、パスによる損失変動をなくすこと ができる。

[0038]

図4の(A)及び(B)を参照すると、図3に示される光スイッチにおけるパスの設定例が示されている。図4の(A)には、入力チャネル#1~#4がそれぞれ出力チャネル#1~#4に接続される場合が示されている。この場合、第3行第1列及び第2列並びに第2行第3列及び第4列のスイッチセルが第2状態にされ、それ以外のスイッチセルは第1状態である。

[0039]

図4の(B)には、入力チャネル#1~#4がそれぞれ出力チャネル#4~#1に接続される場合が示されている。この場合、第1行第1列及び第2列、第3行第1列及び第4列並びに第4行第2列及び第4列のスイッチセルが第2状態にされ、それ以外のスイッチセルは第1状態である。このように、図3に示されるような光スイッチの構成によると、固定されているミラー4及び6と各スイッチセルのスイッチミラー14とにより任意のパスを張ることができ、非閉塞の光スイッチの提供が可能になる。

[0040]

図5及び図6は図3に示される光スイッチにおけるパスの全ての設定例を示す 図であり、その見方は図4の(A)及び(B)と同じである。

[0041]

ここでは、4入力4出力であるので、スイッチサイズは、最も近接する2つのスイッチセル間の距離として定義される単位サイズを1とすると、4×4となる。また、光路長は、一つのスイッチセルの対角長を1とすると、全ての場合4になる。ミラー面での反射回数は、2回、4回、0回の3通りである。スイッチセルは16個あり、そのうち、図中で下向きのみのミラーを有するスイッチセルが5個、上向きのみのミラーを有するスイッチセルが5個、上向きのみのミラーを有するスイッチセルが6個である。

[0042]

図7の(A)を参照すると、3入力3出力の場合における全スイッチング状態が模式的に示されている。スイッチサイズは3×3、光路長は3である。ミラー面での反射回数は、2回、4回、0回の3通りである。スイッチセルは9個で、そのうち、下向きのみのミラーを有するスイッチセルが4個、上向きのみのミラーを有するスイッチセルが4個、両方向のミラーを有するスイッチセルが1個である。

[0043]

図7の(B)を参照すると、2入力2出力の場合での全スイッチング状態(2 通り)が示されている。この場合、スイッチサイズは2×2であり、光路長は、 一つのスイッチセルの対角長を1とすると、2である。ミラー面での反射回数は、2回、1回の2通りである。スイッチセルは4個であり、そのうち、下向きのみのミラーを有するスイッチセルが2個、上向きのみのミラーを有するスイッチセルが2個である。

[0044]

図8はn (nはここでは2より大きい整数)入n出力の場合におけるスイッチセルの配置を説明するための図である。スイッチサイズは $n \times n$ であり、光路長は、一つのスイッチセルの対角長を1とするときに、nとなる。スイッチセルのミラー面での反射回数は、2回、4回、0回の3通りである。スイッチセルの数は n^2 個であり、そのうち、下向きのみのミラーを有するスイッチセルが(n+1)個、上向きのみのミラーを有するスイッチセルが(n+1)個、両方向のミラーを有するスイッチセルが(n^2-2 n-2)である。

[0045]

i行j列のスイッチセルは、第1の状態では、受けた光を(i-1)行(j+1)列のスイッチセルへ向けて透過し、第2の状態においては、(i+1)行(j+1)列のスイッチセルへ反射する。

[0046]

これまでの実施形態では、行方向に隣り合う2つのスイッチセル間の距離と列方向に隣り合う2つのスイッチセル間の距離とは等しく、入射角度は45°である。本発明は入射角度が45°であることによって限定されない。

[0047]

例えば、図9に示されるように、入射角度が30°である場合には、行方向に 隣り合う2つのスイッチセル間の間隔を列方向に隣り合う2つのスイッチセル間 の間隔の2倍にすれば良い。

[0048]

さらに、任意の入射角度(θ i)の場合には、図1 0 に示されるように、行方向の間隔と列方向の間隔とを1: t a n (θ i) にすれば良い。

[0049]

一方、第1行のスイッチセルとミラー4との間の距離 d "は、行方向に隣り合

う 2 つのスイッチセル間の間隔を a とするときに、 $d_n = (1/2) \cdot a \cdot t \cdot a$ n θ_i となる。

[0050]

本発明による光スイッチは拡張性を有している。例えば、図3に示される4入力4出力用の基板2を4つ用いて8入力8出力の光スイッチを得ることができる

[0051]

図11に示されるように、4×4の基板2を4つ並べ、これらを共通のミラー 4及び6により挟み込むことによって、8入力8出力の光スイッチを得ることが できる。

[0052]

尚、各スイッチセルとしては、MEMSを用いて構成されるもののほか、流体を用いた反射型光スイッチを用いることもできる。この光スイッチは、ある屈折率を有する固体の内部に形成された空洞に気泡を含む液体を密閉し、ヒーター等を用いて気泡を移動させるようにして構成される。液体の屈折率は固体の屈折率にほぼ同じに設定される。従って、空洞を貫くように光路を設定しておくことによって、気泡の有無によって透過と全反射とを切り換えることができる。

[0053]

図12の(A)及び(B)を参照すると、光導波路として提供される4×4光 スイッチ及び8×8光スイッチがそれぞれ示されている。各光スイッチはパス無 依存型である。

[0054]

各スイッチセルは本発明における第1の状態に対応するクロス状態と第2の状態に対応するバー状態とを切り換える。また、スイッチセルを表す丸の中に示されている(13)及び(23)等の数字は、入力及び出力を関連付けている。例えば(13)は入力チャネル#1と出力チャネル#3を接続するスイッチエレメントであることを示している。また、各スイッチエレメントは、電気的なオフ状態でクロス状態を維持し、電気的にオンになるとバー状態となる。

[0055]

図13の(A)は、図12の(A)に示される光スイッチの論理構成を本発明 に適用したものである。具体的には、入力光路の奇数チャネル及び偶数チャネル が交差しており、出力光路の奇数チャネル及び偶数チャネルが交差している。

[0056]

LN(LiNbO₃)等の光導波路では、このような交差が存在していても製造技術上特に問題は生じないが、光ファイバアレイ等を用いて入力光路及び出力光路を提供させる場合、交差させることが製造技術上困難になることがある。そこで、図13の(A)に示される論理構成を維持したまま、上述のような製造技術上の問題を排除させたものが、図13の(B)に示されている。

[0057]

ここでは、入力光路は互いに平行であり、出力光路も互いに平行である。ここでは、奇数チャネルの入力側のスイッチセルと奇数チャネルの出力側のスイッチセルの論理を反転させるか、或いは偶数チャネルの入力側のスイッチセルと偶数チャネルの出力側のスイッチセルと偶数チャネルの出力側のスイッチセルの論理を反転させることにより、通常時にはスイッチセルで光を反射させ、そのスイッチセルをアクティブにしてパスを張る場合には、光を反射させないようにしている。

[0058]

図13の(A)及び(B)の各々において、上向きに反射させるスイッチセルの個数は8、下向きに反射させるスイッチセルの個数は8である。また、図13の(A)において、スイッチセルでの反射回数は、1回、2回、3回の3通りであり、図13の(B)に示される構成では、スイッチセルでの反射回数は、0回、2回、4回の3通りである。

[0059]

さらに、図12の(A)に示される構成においては、各スイッチミラーは通常は第1の状態にあり、アクティブにしてパスを張るときに第2の状態となる。図12の(B)では、丸印で囲まれたスイッチセルは通常は第2の状態で、パスを張るときに第1の状態となり、その他のスイッチセルは図12の(A)と同じである。

[0060]

図14の(A)及び(B)にそれぞれ図13の(A)及び(B)に示される光スイッチの動作例を示し、図15及び図16にそれぞれ図13の(A)及び(B)に示される4×4光スイッチと同様に構成される8×8光スイッチの構成を示しておく。

[0061]

このように、本発明によると、パス依存性がなく且つ非閉塞な光スイッチの提供が可能になる。

[0062]

ところで、光MEMSを用いた光スイッチでは、入力と出力の間が空間結合であるので、光路長が長くなると光ビームの拡大に伴って損失が大きくなる可能性がある。本発明では、光路の中間位置でビームを絞り込むことができる。まず、これを図17の(A)及び(B)により4入力4出力の場合について説明する。

[0063]

図17の(A)及び(B)は、球レンズを付加した本発明による4入力4出力の光スイッチの動作を説明するための図である。一つのスイッチセルの大きさを1とすると、この光スイッチのスイッチサイズは4×5であり、光路長は、一つのスイッチセルの対角長を1とすると、5となる。ここでは、3列目に4個の球レンズが設けられている。

[0064]

図17の(A)に示される状態では、入力チャネル#1~#4はそれぞれ出力チャネル#1~#4に接続され、図17の(B)に示される状態では、入力チャネル#1~#4はそれぞれ出力チャネル#4~#1に接続される。

[0065]

図18及び図19は図17の(A)及び(B)に示される光スイッチの24種類の全スイッチング状態を模式的に示す図である。スイッチセルの数は16であり、そのうち、下向きのみの反射ミラーを有するスイッチセルが4個、上向きのみの反射ミラーを有するスイッチセルが4個、両方向の反射ミラーを有するスイッチセルが8個である。8個のうち5個は、同時に両方向の反射を行う。この場合、反射ミラーが厚いと、2つの入射ビームに対して同時に所定の反射点で反射

させることが困難になるので、反射ミラーの厚みをスイッチ規模に応じて薄くすることが望ましい。

[0066]

図20は、図18及び図19に準じて、本発明による3入力3出力の光スイッチの全スイッチング状態(6種類)を模式的に示す図である。スイッチサイズは、一つのスイッチセルの大きさを1とすると、3×4である。光路長は、一つのスイッチセルの対角長を1とすると、4である。ミラー面での反射回数は、2回、4回の2通りである。スイッチセルの数は9であり、そのうち、下向きのみの反射ミラーを有するスイッチセルが3個、上向きのみの反射ミラーを有するスイッチセルが3個、両方向の反射ミラーが3個である。

[0067]

図21は、図17の(A)及び(B)、図18、図19並びに図20に示される本発明による光スイッチにおける一般的な配置形態を説明するための図である。n(nは2より大きい整数)入力n出力の光スイッチにおけるスイッチセル及び球レンズの配置が示されている。

[0068]

この光スイッチは、nが偶数であるときに、(n/2+1)列目に設けられた n個のレンズを有しており、nが奇数であるときに、((n+1)/2+1)列 目に設けられたn個のレンズを有している。図19はnが偶数であるとして図示 されている。

[0069]

スイッチサイズは、一つのスイッチセルの大きさを 1 とすると、 n (n+1)であり、光路長は、一つのスイッチセルの対角長を 1 とすると、(n+1)である。ミラー面での反射回数は、2 回、4 回、6 回の 3 通り或いはこれらから選ばれる 2 通りである。スイッチセルの数は n^2 であり、そのうち、下向きのみの反射ミラーを有するスイッチセルが n 個(一列目)、上向きのみの反射ミラーを有するスイッチセルが n 個(n 列目)、両方向反射のミラーを有するスイッチセルが n^2-2 n) 個(他)である。

[0070]

nが偶数である場合、各球レンズに対して入力側及び出力側の光路が等しくなるので、レンズ光学系の設計が容易である。

[0071]

次に、ロッドレンズを適用可能な本発明による光スイッチを説明する。図17の(A)及び(B)、図18~21で説明した実施形態においては、一つのレンズを通過する光路が異なる方向で2つ存在するので、球レンズ等の異方性のないレンズの使用が必要である。これに対して、以下に説明する実施形態では、一つのレンズを通過する光路が一つになるようにして、レンズの実装を容易にするとともに、光軸調整を容易にしている。ロッドレンズの位置合わせの許容度は一般的に球レンズのそれよりも大きい。

[0072]

図22はロッドレンズを適用した本発明による4入力4出力の光スイッチを示している。スイッチサイズは、スイッチセルの大きさを1とすると、5×6であり、光路長は一つのスイッチセルの対角長を1とすると、6になる。そして、スイッチセルが設けられている基板2(図3参照、ここでは図示せず)の対角線上には8個のロッドレンズが交互に逆方向に偏って配列されている。

[0073]

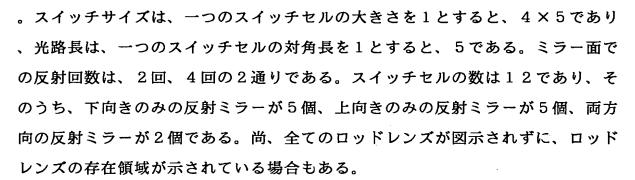
スイッチセルの数は20であり、そのうち、下向きのみの反射ミラーが6個、 上向きのみの反射ミラーが6個、両方向の反射ミラーが8個である。この実施形態では、両方向ともに同時に反射するためのミラーは必要ない。ミラー面での反射回数は、2回、4回の2通りである。8個のロッドレンズは2~5列目に各々2個ずつ斜めに設けられている。入力光路及び出力光路の向きが右上がりである場合、各ロッドレンズは右下がりに配置される。

[0074]

図23及び図24は図22に示される光スイッチの24種類の全スイッチング 状態を模式的に示したものである。

[0075]

また、図25は、図22に示される光スイッチに準じて構成される3入力3出力の光スイッチにおける6種類の全スイッチング状態を模式的に示した図である



[0076]

図26は、図22に示される光スイッチに準じて構成される2入力2出力の光スイッチにおける全2種類のスイッチング状態を模式的に示した図である。スイッチサイズは、一つのスイッチセルの大きさを1とするときに、3×4であり、光路長は、一つのスイッチセルの対角長を1とするときに、4である。ミラー面での反射回数は常に2回である。スイッチセルの数は6であり、下向き及び上向きの反射ミラーが3つずつである。

[0077]

図27は、図22に示される光スイッチの構成に準じて構成されるn入力n出力の光スイッチにおけるスイッチセル及びロッドレンズの配置形態を示す図である。スイッチサイズは、一つのスイッチセルの大きさを1とすると、(n+1)(n+2)であり、光路長は、一つのスイッチセルの対角長を1とすると、(n+2)である。入力からロッドレンズまでの光路長と、ロッドレンズから出力までの光路長は、ロッドレンズの配置される列により異なるが、レンズの種類は約(n/2)で済む。ロッドレンズの位置は、(行、列)の表示で、

(1, n+1)、(2, n)、(2, n+1)、・・・、(i, n-i+2) 、(i, n-i+3)、・・・、(n, 2)、(n, 3)、(n+1, 2) である。

[0078]

ミラー面での反射回数は、2回、4回の2通りである。

[0079]

スイッチセルの数はn(n+1)である。下向きのみの反射ミラーを有するスイッチセルの数は、n=2のときに3、n=3のときに5、3を越えるnに関し

て(2n-2)であり、上向きの反射ミラーを有するスイッチセルの数は、下向きの反射ミラーを有するスイッチセルの数と同じであり、両方向の反射ミラーを有するスイッチセルの数は、n=2のときに0、n=3のときに2、3を越えるnに関して(n^2-3 n+4)である。

[0080]

これまでに説明した実施形態では、ミラー4又は6での反射を含むミラー反射の回数にパスの依存性が生じてしまい、反射損失が無視し得ない場合、反射回数により損失のパス依存性が出てしまう。そこで、損失のパス依存性をなくすために反射回数を常に2回にするようにした実施形態を説明する。

[0081]

図28は本発明による4入力4出力の光スイッチの構成及び動作を説明するための図である。入力側の第1列に4個のスイッチセルを配置し、各スイッチセルからの光信号を専用のスイッチセルでスイッチングさせるものである。各スイッチセルを表す丸の中に示されている数字は入力チャネルを表している。各チャネルには、5個の専用セルが割り振られているので、輻輳することなく必ず2回の反射を経て光信号は出力される。

[0082]

スイッチサイズは、一つのスイッチセルの大きさを1とすると、6×6であり、光路長は、一つのスイッチセルの対角長を1とすると6である。ミラー面での反射回数が常に2回になることがこの光スイッチの特徴である。スイッチセルの数は19であり、そのうち、下向きのみの反射ミラーを有するスイッチセルが4個、上向きのみの反射ミラーを有するスイッチセルが15個である。

[0083]

図29は本発明によるn入力n出力の光スイッチを示す図であり、ここでは8入力8出力のものが図示されている。第1列に入力チャネルを2通りの光路に分ける下向き反射用のスイッチセルをn個配置してある。一方の光路は各スイッチセルの第1の状態によって提供され、この光路は10元の反射を含む。他方の光路は各スイッチセルの第10の状態によって提供され、この光路は10元の光路に

射用のスイッチセルが設けられている。上向き反射用の各スイッチセルは、各信 号光路に合わせた位置に設けられてあり、出力に至る最終的な光路を決定する。

スイッチサイズは $2(n-1) \times 2(n-1)$ であり、全体の光路長は、一つのスイッチセルの対角長を 1 とすると、 2(n-1) である。スイッチセルの総数は (n^2+n-1) 個である。両面反射用のミラーを有するスイッチセルは不要である。

[0085]

ミラー面での反射回数は常に2回であるが、光路長が長くなり易いので、光路中にロッドレンズを配置することが望ましい。図29に示されるように、ロッドレンズ用スペースが発生するので、ここにロッドレンズを配置することができる

[0086]

ただし、チャネル数が5以下の場合にはロッドレンズ用のスペースが発生しないので、図30に示されるように、1行1列を追加してスペースを作ることが望ましい。

[0087]

すなわち、図29に示される構成において、ロッドレンズ用スペースの大きさは (n/2-2) であり、nが6以上である場合に一つ分以上のスペースが発生する。

[0088]

スイッチセルの配置位置を行列表示で示す。下向き反射用のミラーを有するス イッチセルに関しては、

 $(1, i) : i = 1 \sim n$

である。また、上向き反射用のミラーを有するスイッチセルに関しては、

 $(n/2+i, 2 (n-1) - n/2 + 1 - i); i = 0 \sim (n-1)$

 $(n/2+i, 2 (n-1) - n/2 + 2 - i); i = 0 \sim (n-1)$

(n/2+i+1, 2 (n-1)-n/2+1-i); $i=0 \sim (n-1)$

 $(n-1+i, 2 (n-1)-i); i=0 \sim (n-1)$

 $(n+i, 2 (n-1) - i); i = 0 \sim (n-1)$

図31により、n入力n出力の本発明による光スイッチ(図29参照)の動作を説明する。まず、第1列目のスイッチセルで、出力チャネルが偶数か奇数かに応じて切り換える。例えば、入力チャネル#2について、出力チャネルが奇数の場合、入力チャネル#2に対応する第1列のスイッチセルのスイッチミラーを立てて(第2の状態にして)、光路を対角線上に切り換える。出力チャネルが偶数であれば、そのスイッチセルのスイッチミラーを立てずに(第1の状態にして)、図中上側に設けられている固定されたミラー4で光路を変更する。

[0089]

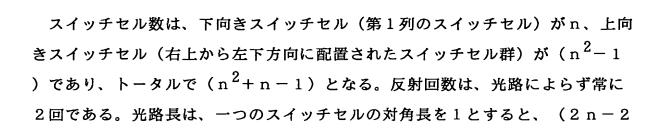
次に、右斜め上から左下方向に配置されたスイッチセル群で最終的な出力チャネルを決定する。図中の(i_n)のスイッチセルは、入力チャネルが#iで出力チャネルが#nの場合にスイッチミラーを立てるスイッチセルを示している。

[0090]

[0091]

そこで、図32に示されるように、出力チャネル#1が基板2の丁度頂点部に係るように、 n_2 、 n_4 、・・・ n_n で表されるスイッチセルを配置すれば良い。この場合、基板2の一辺のサイズは、n+2 (n/2-1) = 2n-2となるので、スイッチサイズは、(2n-2) × (2n-2) である。尚、この構成の場合、出力チャネル#nは、 n_{n-1} で表されるスイッチセルに対応する下側のミラー6での反射点で生じる光路が適用されている。

[0092]



[0093]

)である。

図33及び34を参照すると、出力チャネルに対応する上向きスイッチセルの 位置を変えた例が示されている。図33に示される構成では、奇数チャネルに対 応する上向きスイッチセルが右上に位置しており、偶数チャネルに対応する上向 きスイッチセルが左下に位置している。これに対して、図34に示される構成で は、偶数出力チャネルに対応する上向きスイッチセルが右上に位置し、奇数出力 チャネルに対応する上向きスイッチセルが左下に位置している。

[0094]

何れの場合にも、下向きスイッチセル(第1列のスイッチセル)の数はn、上向きスイッチセル(右上から左下方向に配置されたスイッチセル群)の数は n^2 であり、トータルのスイッチセルの数は(n^2+n)である。

[0095]

図33に示される光スイッチのスイッチサイズは(2n-1)×(2n-1)であり、光路長は、一つのスイッチセルの対角長を1とするときに、(2n-1)である。図34に示される光スイッチのスイッチサイズは $2n\times2n$ であり、光路長は2nである。

[0096]

何れの場合にも、反射回数は2回であり、反射回数による損失のパス依存性を 排除することができる。その結果、反射損失が小さくないミラーの使用が可能に なる。

[0097]

さらに、図33及び図34に示される実施形態では、下側に対応するミラー(他の実施形態におけるミラー6)が不要になるので、光スイッチの製造が容易になるという効果がある。



[0098]

次に、図28〜図34で説明した実施形態と同様に、ミラー反射回数による損失のパス依存性が生じない実施形態を説明する。

[0099]

図35は、本発明によるn入力n出力の光スイッチを示している。複数のスイッチセルが $(n+1) \times (n+1)$ の格子状に配置されている。(行、列)表示で、((n+1)、1)、((n+1)、(n+1))及び(n+1)の位置のスイッチセルが不要であるので、スイッチセルの数は n+10 である

[0100]

スイッチサイズは $(n+1) \times (n+1)$ であり、光路長は、一つのスイッチセルの対角長を1とするときに、(n+1)である。ミラー反射回数は、パスに依存せず、常に2回である。

[0101]

下向きのみの反射ミラーを有するスイッチセルの数は、(n(n+1)/2-1)であり、上向きのみの反射ミラーを有するスイッチセルの数は(n(n+1)/2-1+n)である。尚、この実施形態では、両方向のミラーを有するスイッチセルは不要である。

[0102]

図36は本発明による3入力3出力の光スイッチの全スイッチング状態(6通り)を模式的に示したものである。反射回数は全ての場合で2回である。

[0103]

スイッチサイズは、一つのスイッチセルの大きさを1とすると、4×4であり、光路長は、一つのスイッチセルの対角長を1とすると4である。スイッチセルの数は13であり、そのうち下向きのみの反射ミラーを有するスイッチセルが5個、上向きのみの反射ミラーを有するスイッチセルは不要である。

[0104]

図37は本発明による2入力2出力の光スイッチの全スイッチング状態(2通

り)を示している。スイッチサイズは、一つのスイッチセルの大きさを1とすると、3×3である。光路長は、一つのスイッチセルの対角長を1とすると、3である。

[0105]

ミラー面での反射回数は常に2回である。スイッチセルの数は6であり、そのうち、下向きのみの反射ミラーを有するスイッチセルが2個、上向きのみの反射ミラーを有するスイッチセルが4個である。両方向の反射ミラーを有するスイッチセルは不要である。

[0106]

図38~40は本発明による4入力4出力の光スイッチの全スイッチング状態 (24通り)を示している。スイッチサイズは、一つのスイッチセルの大きさを 1とすると、5×5である。光路長は、一つのスイッチセルの対角長を1とする と、5である。ミラー面での反射回数は、常に2回である。スイッチセルの数は 22であり、そのうち下向きのみの反射ミラーを有するスイッチセルが9個、上向きのみの反射ミラーを有するスイッチセルが13個である。両方向反射のミラーは不要である。

[0107]

次に、図41により、図35に示される構成に複数のロッドレンズを付加して得られるn入力n出力の光スイッチの実施形態を説明する。光MEMSが採用されている場合、入力ファイバ端及び出力ファイバ端の各々にコリメートレンズを配置したとしても、光路長が長くなると光ビームが拡大して損失が大きくなる可能性がある。これに対処するために、取扱が容易なロッドレンズを光スイッチ内部の各光路長に配置することが有効である。

[0108]

図41に示される実施形態では、複数のスイッチセルが (n+2)× (n+2) の格子状に配置され、さらに、複数のロッドレンズのスペースを確保するため に、基板2における正方格子配置における対角部分にスペースが設けられている

[0109]

スイッチサイズは、一つのスイッチセルの大きさを1とするときに、(n+2)×(n+2)であり、光路長は、一つのスイッチセルの対角長を1とするときに(n+2)である。

[0110]

ロッドレンズの総数は2n個であり、ロッドレンズの種類はn/2種類である (詳細は後述)。

[0111]

スイッチセルの数は、 $(n^2 + 2n - 2)$ である。下向きのみの反射ミラーを有するスイッチセルの数は、((n+1)/2-1) であり、上向きのみの反射ミラーを有するスイッチセルの数は、(n(n+1)/2-1+n) である。両方向の反射ミラーを有するスイッチセルは不要である。ミラー反射回数はパスに依存せずに常に2回である。

[0112]

ロッドレンズの位置は、(1, n+1),(2, n),(2, n+1),・・・
、 (i, n-i+2), (i, n-i+3),・・・, (n, 2), (n, 3), (n+1, 2) である。

[0113]

図42及び図43は本発明による4入力4出力の光スイッチの全スイッチング 状態(24通り)を示している。また、図44は図42及び43を整理してスイッチセルの向きが明確になるようにしたものである。

[0114]

スイッチサイズは、一つのスイッチセルの大きさを1とすると、6×6である。 、光路長は、一つのスイッチセルの対角長を1とすると、6である。ミラー面で の反射回数は常に2回である。

[0115]

スイッチセルの数は22であり、そのうち下向きの反射ミラーを含むスイッチ セルの数は9、上向きの反射ミラーを有するスイッチセルの数は13である。両 方向の反射ミラーを有するスイッチセルは不要である。

[0116]

次に、図45を用いて、複数あるロッドレンズの種類について考察する。入力から出力に至る4つのコリメート系により提供される光路に4つのロッドレンズが設けられている。ここで、ロッドレンズを表す長方形の中に示されている1~4の数字はロッドレンズを区別するために付されている。

[0117]

各チャネルにおいて、光路長は、一つのスイッチセルの対角長を1とすると5で一定である。例えば、入力ファイバとロッドレンズ間の距離と出力ファイバ及びロッドレンズ間の距離の比は、チャネル#1~#4に対して、それぞれ、1:4,2:3,3:2,4:1である。従って、焦点距離等に関するロッドレンズの種類は2種類で済むことになる。尚、一般的に、n×nの光スイッチでは、n/2種類のロッドレンズとなる。

[0118]

図46は本発明による8入力8出力の光スイッチを示している。この光スイッチは、これまで同様光路によらず反射回数は常に2回であり、非閉塞光スイッチである。この光スイッチの動作を図47及び図48により説明する。

[0119]

まず、図47に示されるように、入力が偶数チャネルで出力が偶数チャネルになる場合を考える。図中、破線のルートは、入力が奇数チャネルであり出力が偶数チャネルになるルートを示している。これらは各入力奇数チャネルに応じた専用ルートであり、ミラー4により光路が折り返されている。左半分に示される実線のルートは、入力が偶数チャネルで出力が偶数チャネルのルートであり、内訳は次の通りである。

[0120]

(a) 2 チャネルから 8 チャネルまで行くことが可能なルートが 3 本(図中の(1),(2)及び(3))。(1)は入力第 1 チャネルの専用ルートにもなっている。

[0121]

(b) 第2チャネルから第6チャネルまで行くことが可能なルートが一本(図中の(4))

- (c) 第2チャネルから第4チャネルまで行くことが可能なルートが一本(図中の(5))
 - (d) 第2チャネルにまでしか行けないルートが一本(図中の(6))

偶数の入力チャネルに対応して、行くことが可能なルートを図中に表でまとめてある。ルートが最も輻輳するケースとして、入力第8チャネルから出力第8チャネル、入力第6チャネルから出力第6チャネル、入力第4チャネルから出力第4チャネル、入力第2チャネルから出力第2チャネルを考えると、入力第2チャネルから出力第8チャネルまで行くことが可能なルートを3つ用意しておけば良いことがわかる。

[0122]

そこで、ルートとして、図中の(1), (2)及び(3)を使えるようにスイッチセルを配置すれば良い。

[0123]

尚、ルート(1)は、入力第1チャネルの専用ルートにもなっているが、偶数の出力チャネルが既に偶数の入力チャネルに割りつけられていることになるので、このルート(1)は最早不要になる。従って、ルート(1)を入力偶数チャネルで使用することができる。

[0124]

このようなスイッチセルの配置を行うと、スイッチサイズは、図中上方向に1 行下方向に2行増やし、11×11となる。

[0125]

次に、図48に示されるように、入力が奇数チャネルであり、出力が奇数チャネルである場合を考える。図中破線のルートは、入力が偶数チャネルで出力が奇数チャネルになるルートを示している。これらは、各偶数入力チャネルに応じた専用ルートであり、ミラー4で光路が折り返されている。

[0126]

左半分の実線のルートは、入力が奇数チャネルで出力が奇数チャネルのルート であり、これらは5つある。図中の表に示したように出力が奇数の第1チャネル から第7チャネルまで行くことができるルートとして、2本あれば良いことが分 かる。このルート数は、入力が偶数チャネルで出力が偶数チャネルのルートを設 定すれば自動的に達成されるので、これによりスイッチサイズを容易に検討する ことができる。

[0127]

次に、図49により本発明によるn入力n出力の光スイッチについて考察する。最も重要な点は、入力の第2チャネルから出力の第nチャネルまで行くことが可能なルート数がいくつ必要かということである。図からわかるように、必要ルート数は、(n/4+1)である。尚、nが4の倍数にならない場合には、(n-2)をnに代入して考えれば良い。

[0128]

このルート数を得るためには、正方格子のサイズは、図からわかるように、n+(n/4-1)+(n/4)=(1.5n-1)となる。nが大きいときには、ほぼ1.5nの正方格子サイズとなるので、この構成を「1.5n正方格子」と称することにする。

[0129]

尚、図35等に示される(n+1)正方格子のタイプは、1.5n正方格子のタイプでnが6以下の場合に相当している。次に、スイッチセル数について考察する。

[0130]

図 5 0 に計算式を示すように、上向きの反射ミラーを有するスイッチセルの数は、 $(3 n^2/4 + n/2 - 1)$ 、下向きの反射ミラーを有するスイッチセルの数は、 $(n^2/2)$ 、従って、全スイッチセル数は $(5 n^2/4 + n/2 - 1)$ である。

[0131]

ロッドレンズ等の集光手段を光スイッチ内に配置するスペースは、nが8以上の場合に生じ、レンズ個数は(5n/2-2)である。

[0132]

尚、図49に示される実施形態において、nが4の倍数である場合には、スイッチサイズは、(3n/2-1)×(3n/2-1)であり、nが4の倍数では

ない場合には、 $(3n/2-2) \times (3n/2-2)$ である。 $n \times n$ のスイッチサイズから大きくなる分は、(n/2-1) である。

[0133]

表1は図49等に示される実施形態において、入出力チャネル数と、入力第2 チャネルから出力第nチャネルまでのルート数と、サイズの増分と、スイッチサイズの関係を表している。

[0134]

【表1】

入出力チャンネル	4×4	9 × 9	8 × 8	10×10	12×12	14×14	16×16	18×18	20×20
2~nまでのルート数	2	2	3	3	4	4	5	5	1 0
サイズ増分	+1	+1	+3	£+	+ 5	+ 5	L+	L+	6+
スイッチサイズ	2×2	L×1	11×11	13×13	17×17	19×19	23×23	25×25	59×59

[0135]

尚、固定ミラーとしてミラー4及び6を用いているが、その反射ポイントにスイッチセルを配置しても本発明を実施することができる。また、n入力n出力の光スイッチとして、nの値が偶数であるとして説明したが、奇数でも同様な機能が得られる。

[0136]

図51に示されるように、nが8以上である場合、基板2上にロッドレンズ等の集光手段を配置するレンズ領域が発生する。レンズの個数は、図から明らかなように、(5n/2-2)である。

[0137]

本発明の種々の実施形態の構成を比較して表2及び表3にまとめておく。

[0138]

【表2】

		¥ #	正方格子基本9イブ		下方格子49イブ	14	下方格子日々イブ	五十九五十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二	アカ松子はこう かけちょう	五十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二十二	下大は中口がにいってなわなんプ
						'	71 70 1 m 7		11/11/11/11/11	- C/31	1 - 11 - 11 11 11 11 11 11
~	入出力针补收数	4×4	מאמ	4×4	nXn	4 × 4	טאָט	4 × 4	כאנ	4×4	n×n
	大きさ	7×7	uxu	4×4	иХи	4×4	מאמ	4×5	(L+U)×U	5×6	(n+1) × (n+2)
	SWセル数	91	n-2	91	n-2	91	n^2	91	5.u	20	n×(n+1)
	光路長	4	u	Þ	c	4	Ľ	5	1+u	9	n+2
	反射回数	2or4or1	2or4or1	1 or 3	1 or 3	0or2or4	0or2or4	2or4or6	2or4or6	2or4	2or4
SWミラー 種類	上面反射污一	S (B)	n+1	8個	n^2/2	8	n^2/2	4(3)	υ	6(B	2n-2
	下面反射59一	® S	n+1	8	n^2/2	8億	n^2/2	4個	u	6個	2n-2
	商面反射污一	® 9	n^2-2n-2					3個	n^2-2n	8	n^2-3n+4
	両面同時反射:5-				1 1		1	5個	全て両面同時反射とする		-
レンズ	12,3,945		\$ 1					球レンス。	球しつス	トンソンス	ロット・レンス・
	レンス、匈数	 	 	 - 	 	1	-	4個	即 u	8	2n個
	富市		鰡		奇数·偶数chの光入 力·出力方向を交差。 非閉塞		奇数chの1列目とN 列目のSW論理を反 転。 非閉塞				

3 1

[0139]

【表3】

		>	∨≠配置タイプ	ž	(N+1)正方格子タイプ	(N+1)正	(N+1)正方格子ロッドレンズ付 104-1		1. 5N正方格子タイプ
\ \times \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \ \	入出力和本地数	4 × 4	c×c	4 × 4	c×c	4 × 4	n X n	4 × 4	c × c
	を を を を を を を を を を を を を を を を を を を	9×9	2(n-1)	5×5	(n+1) x (n+1)	9×9	(n+2) × (n+2)	5 x 5	(1.5n-1) × (1.5n-1)
,,	SWセル数	61	n^2+n-1	22	n^2+2n-2	22	n^2+2n-2	22	1. 25n^2+0. 5n-1
	光路長	9	2(n-1)	5	n+1	9	n+2	5	1. 5n-1
	反射回数	2	2	2	2	2	2	2	2
SWミラー 種類	上面反射57-	15個	n^2-1	13個	n(n+1)/2-1+n	13個	n(n+1)/2-1+n	13個	0.75n^2+0.5n-1
	下面反射;	4 📵	c	9 6	n(n+1)/2-1	圓6	n(n+1)/2-1	₽6	0. 5n ² 2
	両面反射ジー		1		-				1
	両面同時反射ジー								
メント メンド 人権	,८५६,४८१		"אנט' ווים			.ソベク.14ロ	77.7.40		ロットレンズ
	なり、そので		2n個			8個	2n個	 - -	2.5n-2個
	小型		n>5の場合、ロッドレ ンス 挿入可能。 非 閉塞		1.5n正方格子947'で、 nが6以下に相当。 閉塞				n>8の場合、ロパレンス、挿 入可能。閉塞

[0140]

本発明は以下の付記を含むものである。

[0141]

(付記1) 複数のスイッチセルを備えた光スイッチであって、

前記光スイッチはn(nは自然数)の入力とm(mは自然数)の出力とを有し

前記光スイッチは隣り合う二つのスイッチセル間の距離として定義される単位 サイズを有し、

前記光スイッチは、

K・L (Kはn≦Kを満たす整数、Lはm≦Lを満たす整数)のスイッチサイズを有する基板と、

前記基板の主面に対して垂直で且つ互いに平行な第1及び第2のミラーと、

前記第1及び第2のミラーに対して傾斜した前記入力のための複数の入力光路 並びに前記第1及び第2のミラーに対して傾斜した前記出力のための複数の出力 光路を提供する光学ユニットとを備え、

各スイッチセルは前記基板に対して可動的に設けられたスイッチミラーを含む 光スイッチ。

[0142]

(付記2) 付記1に記載の光スイッチであって、

各スイッチセルは、前記スイッチミラーが前記基板の主面に平行な第1の状態 と、前記スイッチミラーが前記主面に垂直な第2の状態とを切換える光スイッチ

[0143]

(付記3) 付記1に記載の光スイッチであって、

前記複数のスイッチセルはn・mのスイッチセルを含み、

前記n・mのスイッチセルは前記主面上のn・mの格子位置に設けられている 光スイッチ。

[0144]

(付記4) 付記1に記載の光スイッチであって、

n=m=K=Lである光スイッチ。

[0145]

(付記5) 付記1に記載の光スイッチであって、

前記複数の入力光路の奇数チャネル及び偶数チャネルは交差しており、前記複数の出力光路の奇数チャネル及び偶数チャネルは交差している光スイッチ。

[0146]

(付記6) 付記1に記載の光スイッチであって、

前記複数の入力光路は互いに平行であり、前記複数の出力光路は互いに平行である光スイッチ。

[0147]

(付記7) 付記6に記載の光スイッチであって、

前記入力の側のスイッチセルの論理が交互に反転しており、前記出力の側のスイッチセルの論理が交互に反転している光スイッチ。

[0148]

(付記8) 付記1に記載の光スイッチであって、

n=m=K、L=n+1、nは偶数であり、

K及びLがそれぞれ行及び列を表すときに、

前記光スイッチは(n/2+1)列目に設けられたn個のレンズを更に備えている光スイッチ。

[0149]

(付記9)付記8に記載の光スイッチであって、

各レンズは球レンズである光スイッチ。

[0150]

(付記10) 付記1に記載の光スイッチであって、

n=m=K、L=n+1、nは奇数であり、

K及びLがそれぞれ行及び列を表すときに、

前記光スイッチは((n+1)/2+1)列目に設けられたn個のレンズを更 に備えている光スイッチ。

[0151]

(付記11)付記10に記載の光スイッチであって、

各レンズは球レンズである光スイッチ。

[0152]

(付記12) 付記1に記載の光スイッチであって、

n = m = K, L = n + 1,

K及びLがそれぞれ行及び列を表すときに、

前記光スイッチは任意の列に設けられたn個のレンズを更に備えている光スイッチ。

[0153]

(付記13) 付記1に記載の光スイッチであって、

n=m, K=n+1, L=n+2 $rac{n+1}{2}$

前記光スイッチは前記主面の概ね対角線上に設けられた2n個のレンズを更に 備えた光スイッチ。

[0154]

(付記14) 付記13に記載の光スイッチであって、

前記レンズはロッドレンズである光スイッチ。

[0155]

(付記15) 付記6に記載の光スイッチであって、

前記複数のスイッチセルは、前記入力の側に設けられたnの第1のスイッチセル群と、相対的に前記出力の側に設けられた少なくとも(n^2-1)の第2のスイッチセル群とを含む光スイッチ。

[0156]

(付記16) 付記15に記載の光スイッチであって、

前記第1のスイッチセル群の各々は、各入力を前記第1のミラーでの反射を含む第1の光路と前記第1のミラーでの反射を含まない第2の光路とに切換え、

前記第2のスイッチセル群の各々は、前記第1及び第2の光路の各々に対応して設けられており、各出力に至る最終的な光路を決定する光スイッチ。

[0157]

(付記17) 付記15に記載の光スイッチであって、

前記第1のスイッチセル群の配置位置が、行列表示で、

 $(1, i) ; i = 1 \sim n$

前記第2のスイッチセル群の配置位置が、行列表示で、

$$(n/2+i, 2 (n-1) - n/2 + 1 - i); i = 0 \sim (n-1)$$

$$(n/2+i, 2 (n-1) - n/2 + 2 - i); i = 0 \sim (n-1)$$

$$(n/2+i+1, 2 (n-1) - n/2+1-i)$$
; $i = 0 \sim (n-1)$

$$(n-1+i, 2 (n-1)-i); i = 0 \sim (n-1)$$

$$(n+i, 2 (n-1) - i) : i = 0 \sim (n-1)$$

である光スイッチ。

[0158]

(付記18) 付記15に記載の光スイッチであって、

K=L=2 (n-1) である光スイッチ。

[0159]

(付記19) 付記15に記載の光スイッチであって、

K = L = 2 n - 1 である光スイッチ。

[0160]

(付記20) 付記19に記載の光スイッチであって、

前記少なくとも (n^2-1) の第2のスイッチセル群は n^2 のスイッチセルから本質的になり、それにより前記第2のミラーが不要になる光スイッチ。

[0161]

(付記21) 付記15に記載の光スイッチであって、

K=L=2nである光スイッチ。

[0162]

(付記22) 付記21に記載の光スイッチであって、

前記少なくとも (n^2-1) の第2のスイッチセル群は n^2 のスイッチセルから本質的になり、それにより前記第2のミラーが不要になる光スイッチ。

[0163]

(付記23) 付記15に記載の光スイッチであって、

前記第1のスイッチセル群と前記第2のスイッチセル群との間に設けられた複数のレンズを更に備えた光スイッチ。

[0164]

(付記24) 付記23に記載の光スイッチであって、

前記複数のレンズの各々はロッドレンズである光スイッチ。

[0165]

(付記25) 付記23に記載の光スイッチであって、

前記複数のレンズは2nのレンズを含む光スイッチ。

[0166]

(付記26) 付記23に記載の光スイッチであって、

nは6より小さく、

前記基板の主面は過剰スペースを有し、

前記複数のレンズは前記過剰スペース上に設けられている光スイッチ。

[0167]

(付記27) 付記23に記載の光スイッチであって、

nは5より大きく、

前記複数のレンズは前記基板の主面上に設けられている光スイッチ。

[0168]

(付記28) 付記1に記載の光スイッチであって、

前記複数のスイッチセルは前記主面上の(n+1)・(n+1)の格子位置に 設けられている光スイッチ。

[0169]

(付記29) 付記28に記載の光スイッチであって、

前記複数のスイッチセルは第1及び第2のスイッチセル群を含み、

前記第1のスイッチセル群の各スイッチセルのスイッチミラーは第1の方向に 向いており、

前記第2のスイッチセル群の各スイッチセルのスイッチミラーは前記第1の方向と逆の第2の方向に向いている光スイッチ。

[0170]

(付記30) 付記29に記載の光スイッチであって、

前記第1及び第2のスイッチセル群の間に設けられた複数のレンズをさらに備 えた光スイッチ。

[0171]

(付記31) 付記30に記載の光スイッチであって、

各レンズはロッドレンズである光スイッチ。

[0172]

(付記32) 付記1に記載の光スイッチであって、

前記基板の上に設けられたレンズをさらに備えた光スイッチ。

[0173]

(付記33) 付記1に記載の光スイッチであって、

n=mである光スイッチ。

[0174]

(付記34) 複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段と、

該入力ポートからの光または該光反射部からの光を該出力ポートまたは該光反射部に向けて反射する反射手段を設けたことを特徴とする光スイッチ。

[0175]

(付記35) 複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段を設け、

該入力ポートからの該出力ポートまでの光路は全て同じ光路長にすることを特 徴とした光スイッチ。

[0176]

(付記36) 複数の入力ポートからの光を任意に複数の出力ポートに導くよう配置した可動可能な光反射部を有する複数の光路切換手段を設け、

該入力ポートからの該出力ポートまでの光損失が全て同じになるようにすることを特徴とした光スイッチ。

[0177]

(付記37) 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射部を有する複数の光路切換手段と、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段の外側に設けられ、入力ポートからの光または光路切換手段からの光を反射する反射 手段とにより構成された光スイッチ。

[0178]

(付記38) 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射部を有する複数の光路切換手段と、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段を挟むように設けられ、入力ポートからの光または光路切換手段からの光を反射する 反射手段とにより構成された光スイッチ。

[0179]

(付記39) 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反射部を有する複数の光路切換手段とを設け、

該光路切換手段への該光入力ポートからの光入力は隣接する該光路切換手段への光入力とは交差する方向にあることを特徴とする光スイッチ。

[0180]

(付記40) 付記39の光スイッチにおいて、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段を挟むように光入力ポートからの光または光路切換手段からの光を反射する反射手段をさらに設けたことを特徴とする光スイッチ。

[0181]

(付記41) 複数の光入力ポートと、

複数の光出力ポートと、

該複数の光入力ポートと該複数の光出力ポート間に設けられた可動可能な光反

射部を有する複数の光路切換手段とを設け、

該光入力ポートから最初に光が通過する該光路切換手段は隣接する該光路切換 手段と初期の動作状態が反転した状態にあることを特徴とする光スイッチ。

[0182]

(付記42) 付記41の光スイッチにおいて、

該複数の光入力ポートと該複数の光出力ポート間で該複数の光路切換手段を挟むように光入力ポートからの光または光路切換手段からの光を反射する反射手段をさらに設けたことを特徴とする光スイッチ。

[0183]

【発明の効果】

以上説明したように、本発明によると、損失にパス依存性が生じない小型化が 可能な光スイッチの提供が可能になるという効果が生じる。

[0184]

本発明の特定の実施形態に得られる効果は以上説明した通りであるので、その説明を省略する。

【図面の簡単な説明】

【図1】

図1はMEMSを用いた従来の光スイッチを示す図である。

【図2】

図2はパス無依存型の従来の光スイッチを示す図である。

【図3】

図3は本発明による光スイッチの実施形態を示す斜視図である。

【図4】

図4の(A)及び(B)は図3に示される光スイッチにおけるパスの設定例を示す図である。

【図5】

図5は図3に示される光スイッチにおけるパスの全ての設定例を示す図(その1)である。

【図6】

図6は図3に示される光スイッチにおけるパスの全ての設定例を示す図(その2)である。

【図7】

図7の(A)は3入力3出力の場合における全スイッチング状態を示す図、図7の(B)は2入力2出力の場合の全スイッチング状態を示す図である。

【図8】

図8はn入力n出力の場合におけるスイッチセルの配置を説明するための図である。

【図9】

図9は入射角度が30°である場合の実施形態を示す図である。

【図10】

図10は入射角度がθiである場合の実施形態を示す図である。

【図11】

図11は本発明による実施形態の拡張性を説明するための図である。

【図12】

図12の(A)及び(B)はそれぞれ光導波路として提供される4×4光スイッチ及び8×8光スイッチ(パス無依存型)を示す図である。

【図13】

図13の(A)は図12の(B)に示される光スイッチの論理構成を本発明に適用した場合を説明するための図、図13の(B)は図13の(A)に示される論理構成を維持したまま製造技術上の問題を回避するための実施形態を示す図である。

【図14】

図14の(A)及び(B)はそれぞれ13の(A)及び(B)に示される光スイッチの動作例を示す図である。

【図15】

図15は図13の(A)に示される4×4光スイッチと同様に構成される8×8光スイッチの実施形態を示す図である。

【図16】

図16は図13の(B)に示される4×4光スイッチと同様に構成される8×8光スイッチの実施形態を示す図である。

【図17】

図17の(A)及び(B)は球レンズを付加した本発明による4入力4出力の 光スイッチの動作を説明するための図である。

【図18】

図18は図17の(A)及び(B)に示される光スイッチの24種類の全スイッチング状態を模式的に示す図(その1)である。

【図19】

図19は図17の(A)及び(B)に示される光スイッチの24種類の全スイッチング状態を模式的に示す図(その2)である。

【図20】

図20は図18及び図19に準じて本発明による3入力3出力の光スイッチの 全スイッチング状態(6種類)を模式的に示す図である。

【図21】

図21は図17の(A)及び(B)、図18、図19並びに図20に示される本発明による光スイッチにおける一般的な配置形態を説明するための図である。

【図22】

図22はロッドレンズを適用した本発明による4入力4出力の光スイッチを示す図である。

【図23】

図23は図22に示される光スイッチの24種類の全スイッチング状態を模式 的に示す図(その1)である。

【図24】

図24は図22に示される光スイッチの24種類の全スイッチング状態を模式的に示す図(その2)である。

【図25】

図25は図22に示される光スイッチに準じて構成される3入力3出力の光スイッチにおける6種類の全スイッチング状態を模式的に示す図である。

4 2

【図26】

図26は図22に示される光スイッチに準じて構成される2入力2出力の光スイッチにおける全2種類のスイッチング状態を模式的に示す図である。

【図27】

図27は図22に示される光スイッチの構成に準じて構成されるn入力n出力の光スイッチにおけるスイッチセル及びロッドレンズの配置形態を示す図である

【図28】

図28は本発明による4入力4出力の光スイッチの構成及び動作を説明するための図である。

【図29】

図29は本発明によるn入力n出力の光スイッチを示す図である。

【図30】

図30はチャネル数が6より小さい場合にロッドレンズ用の過剰スペースを設けることを説明するための図である。

【図31】

図31はn入力n出力の本発明による光スイッチ(図29参照)の動作を説明するための図である。

【図32】

図32は図31に示される光スイッチの改良を説明するための図である。

【図33】

図33は図31に示される光スイッチの他の改良を説明するための図である。

【図34】

図34は図31に示される光スイッチのさらに他の改良を説明するための図である。

【図35】

図35は本発明による n 入力 n 出力の光スイッチを示す図である。

【図36】

図36は本発明による3入力3出力の光スイッチの全スイッチング状態(6通

り)を模式的に示す図である。

【図37】

図37は本発明による2入力2出力の光スイッチの全スイッチング状態(2通り)を示す図である。

【図38】

図38は本発明による4入力4出力の光スイッチの全スイッチング状態(24 通り)を示す図(その1)である。

【図39】

図39は本発明による4入力4出力の光スイッチの全スイッチング状態(24 通り)を示す図(その2)である。

【図40】

図40は本発明による4入力4出力の光スイッチの全スイッチング状態(24 通り)を示す図(その3)である。

【図41】

図41は図35に示される光スイッチに複数のロッドレンズを付加して得られるn入力n出力の光スイッチを示す図である。

【図42】

図42は本発明による4入力4出力の光スイッチの全スイッチング状態(24 通り)を示す図(その1)である。

【図43】

図43は本発明による4入力4出力の光スイッチの全スイッチング状態(24 通り)を示す図(その2)である。

【図44】

図44は図42及び43を整理してスイッチセルの向きが明確になるようにしたものである。

【図45】

図45はロッドレンズの種類を説明するための図である。

【図46】

図46は本発明による8入力8出力の光スイッチを示す図である。

【図47】

図47は図46に示される光スイッチの動作を説明するための図である。

【図48】

図48は図46に示される光スイッチの動作を説明するための他の図である。

【図49】

図49は本発明によるn入力n出力の光スイッチを示す図である。

【図50】

図50は付記された計算式とともにスイッチセルの数を説明するための図である。

【図51】

図51はレンズを配置するためのレンズ領域を説明するための図である。

【符号の説明】

2 基板

2 A 主面

4,6 ミラー

10,12 光ファイバ

14 スイッチミラー

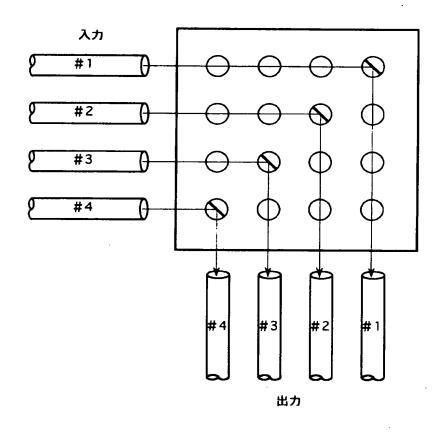
P1 入力光路

P 2 出力光路

【書類名】

図面

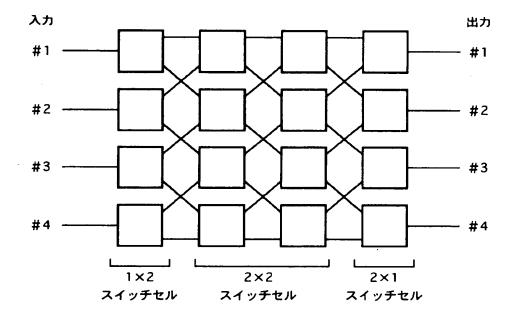
【図1】



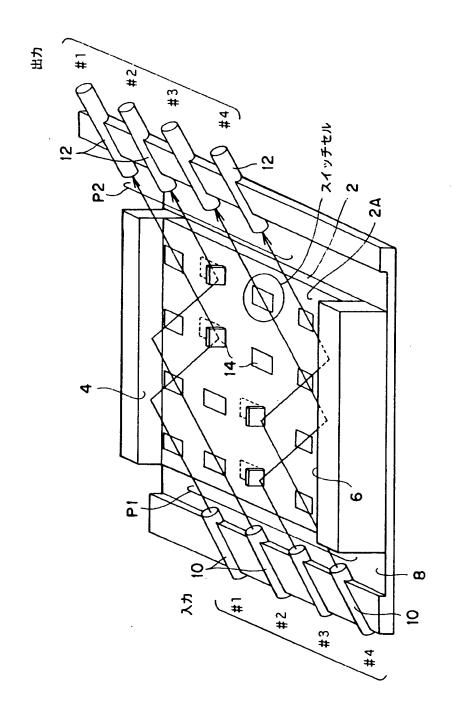
◯ ;スイッチセル (オン時;ミラー挿入時)

(オフ時;ミラー未挿入時)

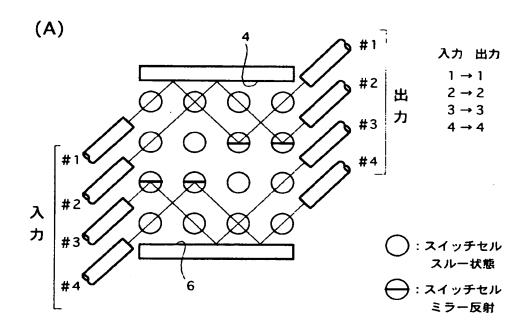
【図2】

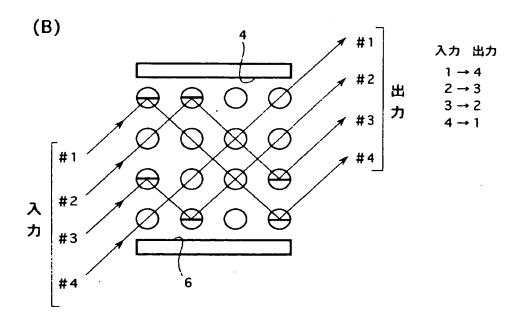


【図3】

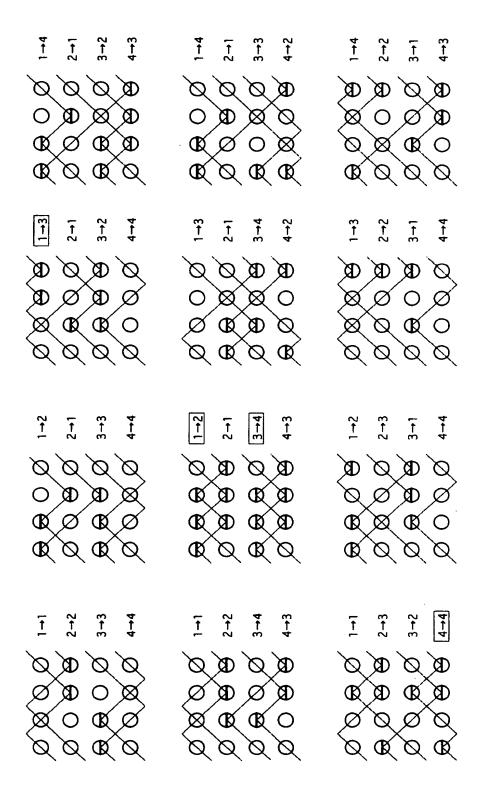


【図4】

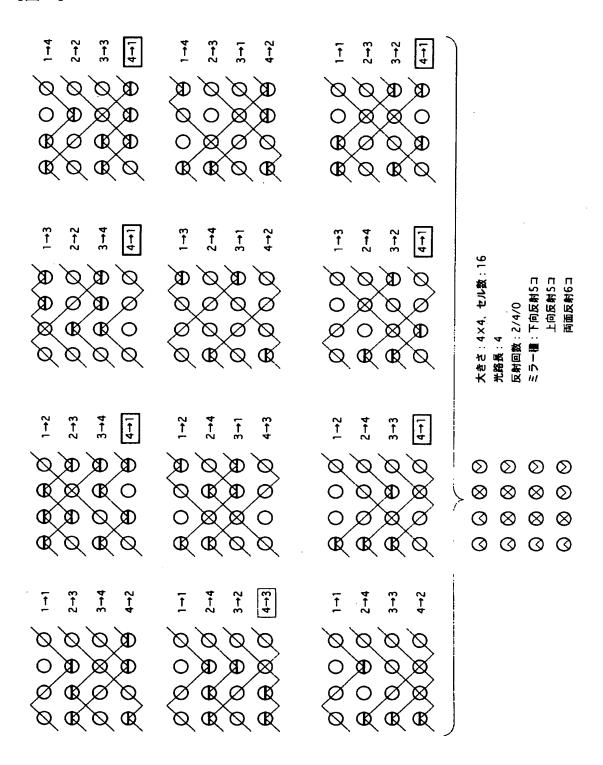




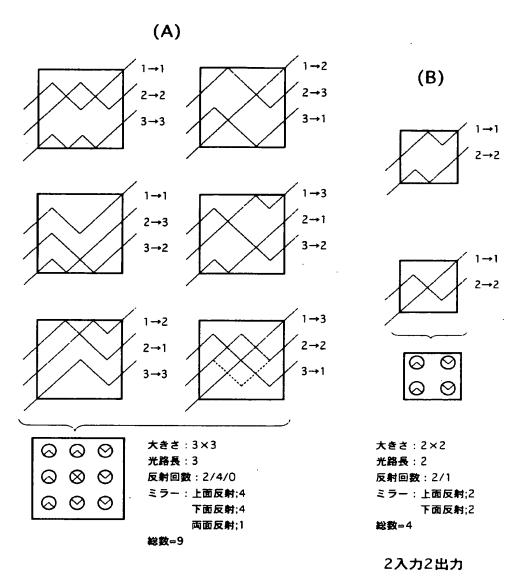
【図5】



【図6】

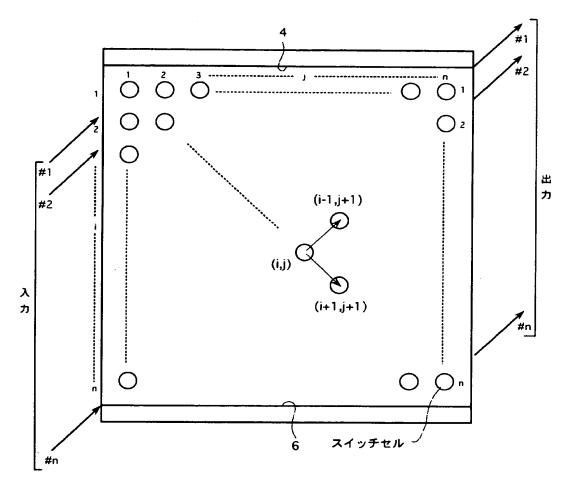


【図7]



3入力3出力

【図8】

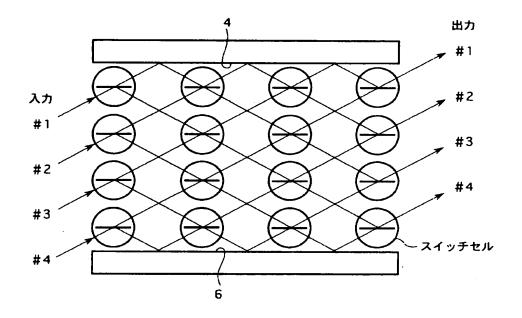


スイッチセル数

上面反射: n+1 下面反射: n+1 両面反射: n²-2n-2

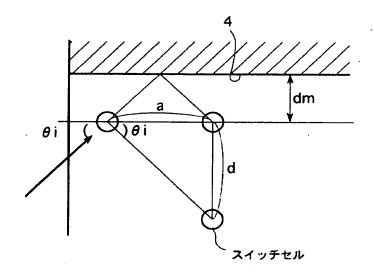
総数: n2

【図9】



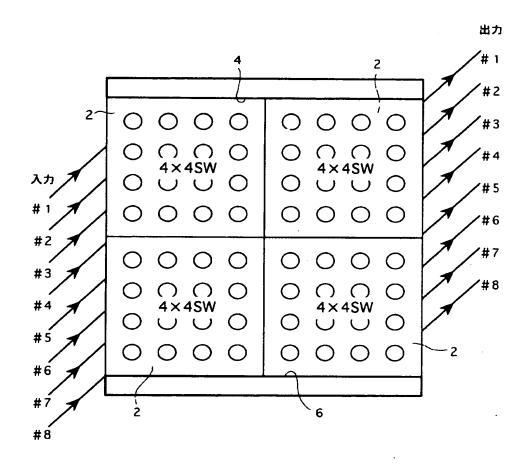
入射角度 30°の場合

【図10】



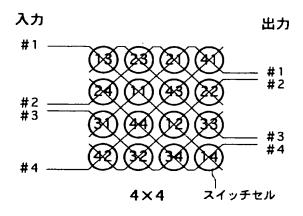
 $d=a \cdot \tan \theta i$ $dm=1/2 \cdot a \cdot \tan \theta i$

【図11】

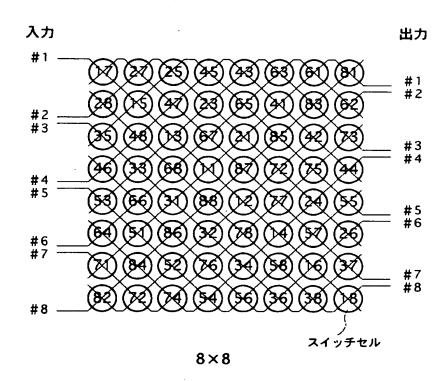


【図12】



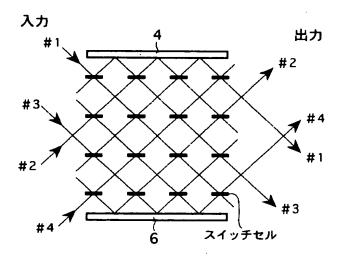


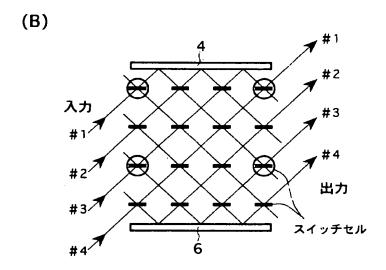
(B)



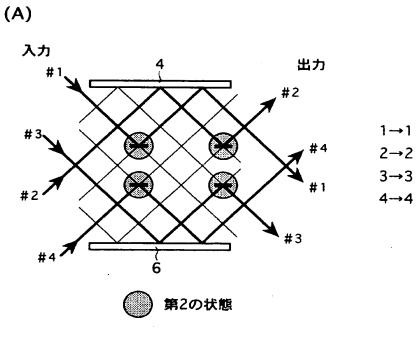
【図13】

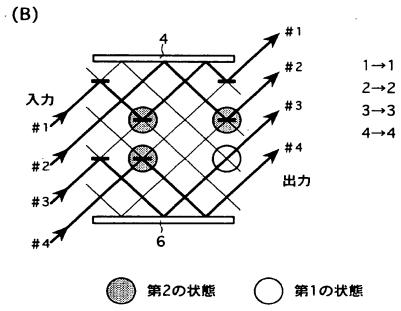




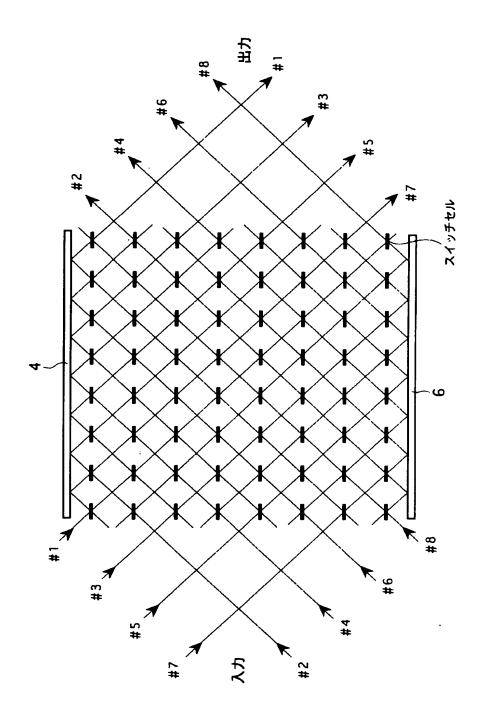


【図14】

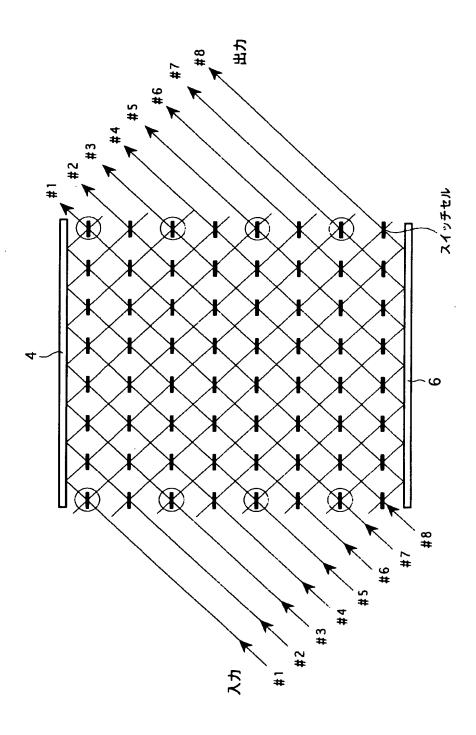




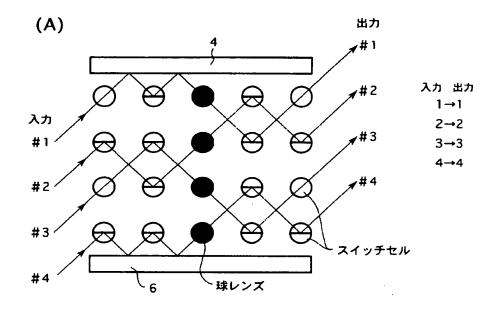
【図15】

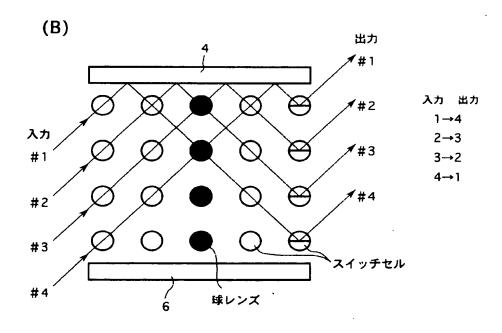


【図16】

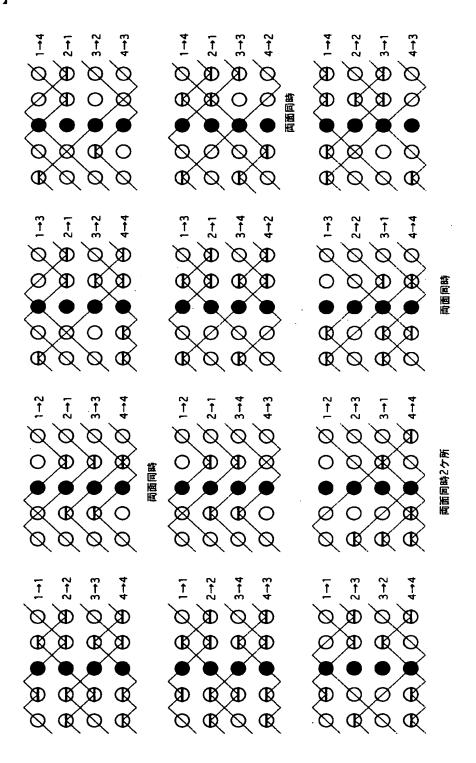


【図17】

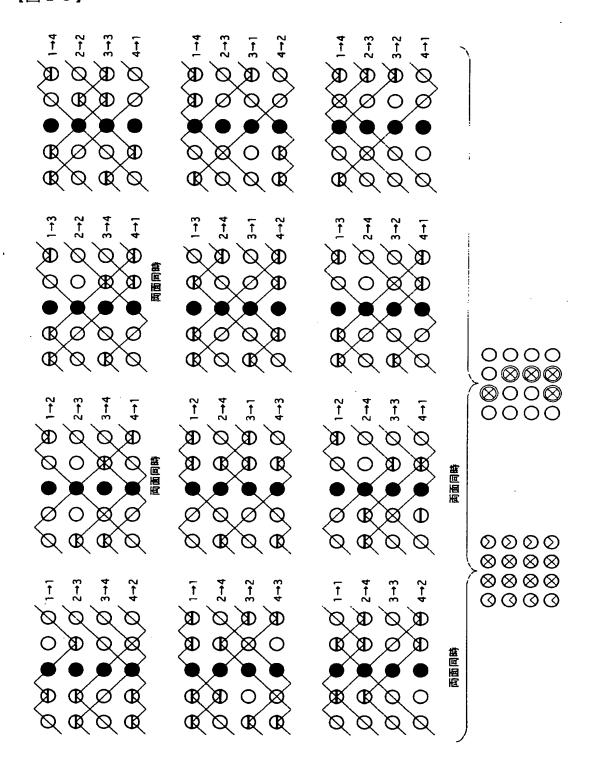




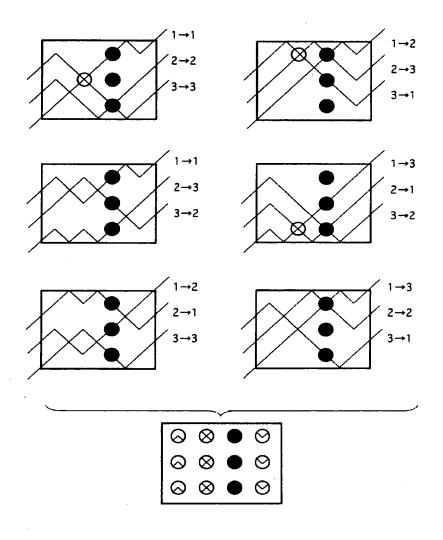
【図18】



【図19】

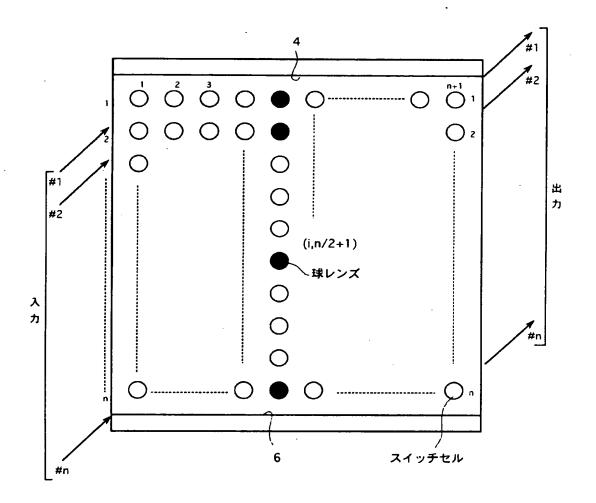


【図20】

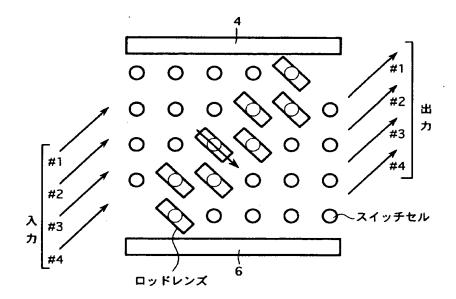


🚫:両面同時ミラー

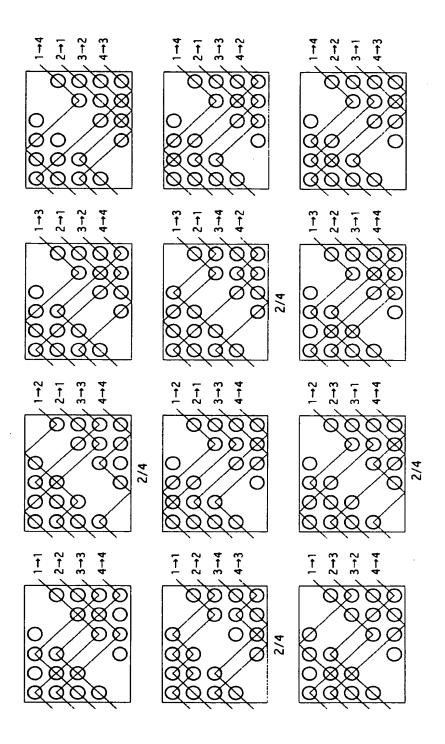
【図21】



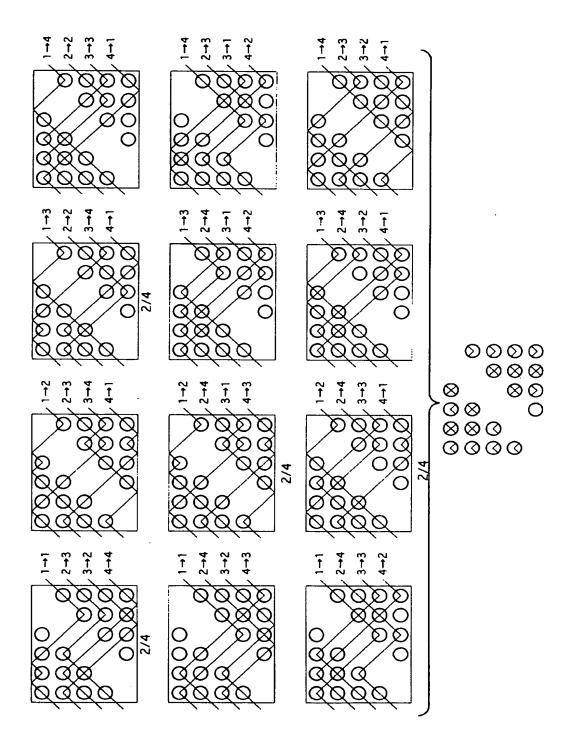
【図22】



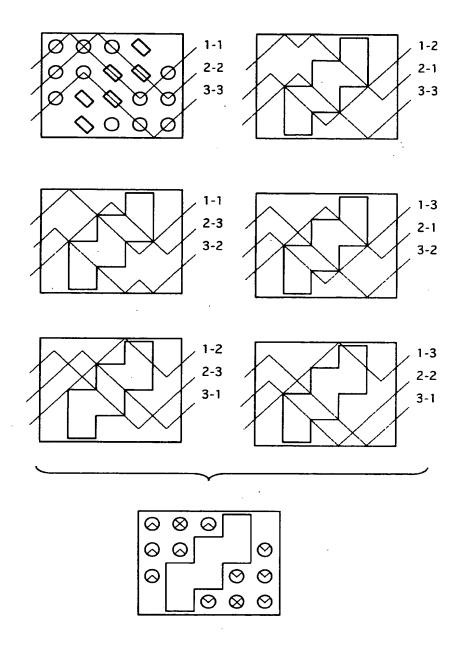
【図23】



【図24】

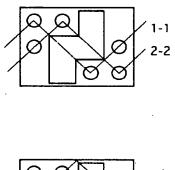


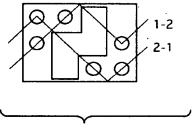
【図25】

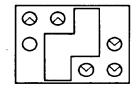


2 5

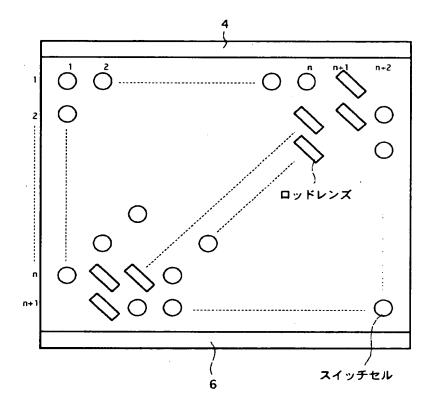
【図26】



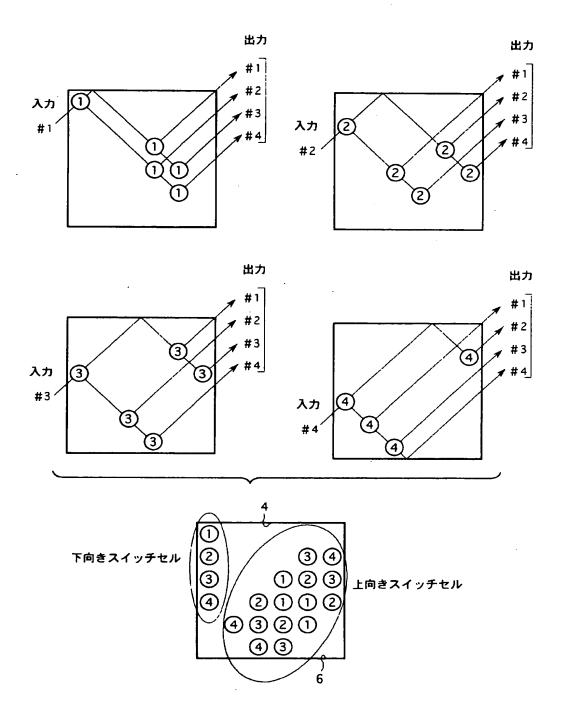




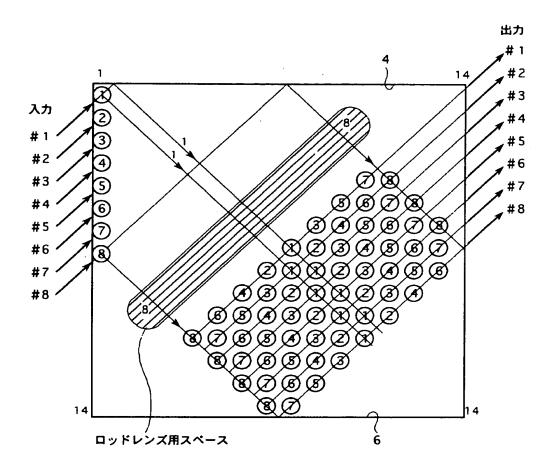
【図27】



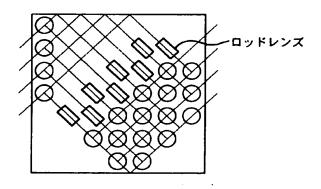
【図28】



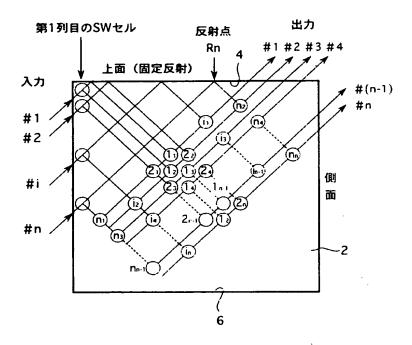
【図29】



【図30】

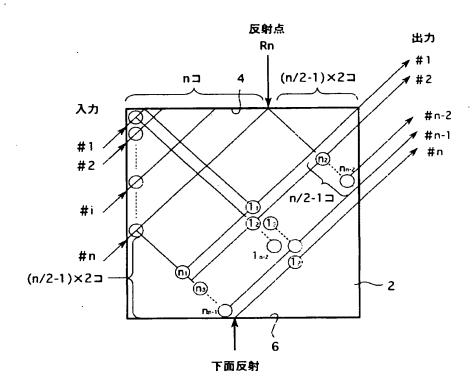


【図31】

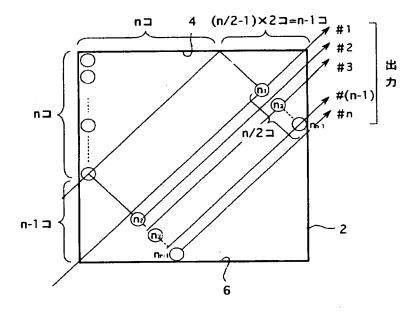


(h):入力 i チャンネルで出力 n チャンネル にする為の上向スイッチセル

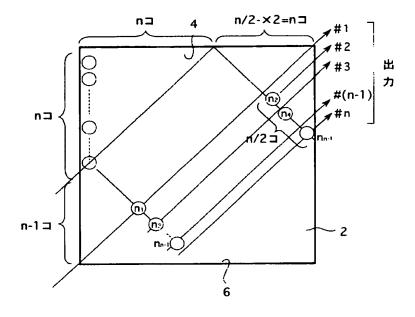
【図32】



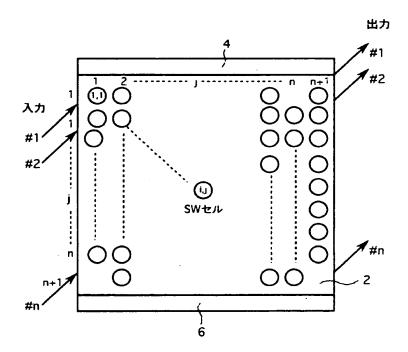
【図33】



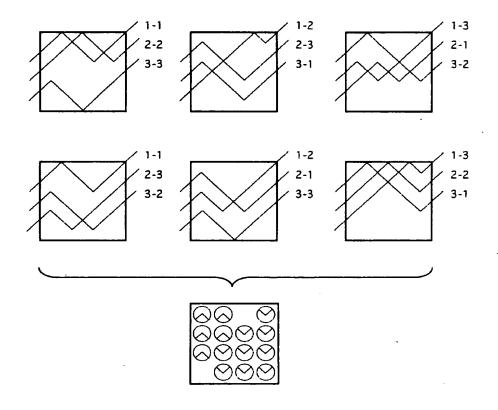
【図34】



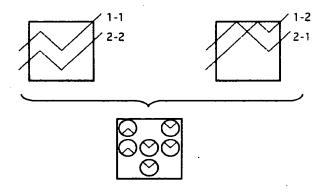
【図35】



【図36】



【図37】



2入力2出力

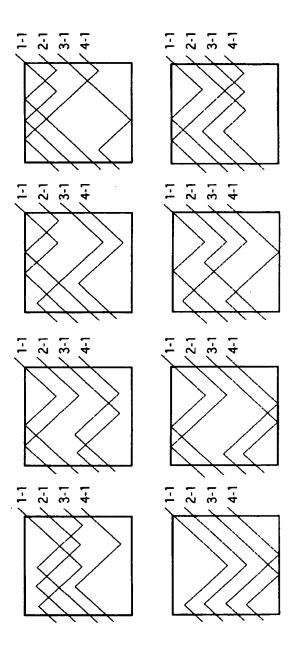
スペース:3×3

光路長:3 セル数:6 上面反転:4 下面反転:2

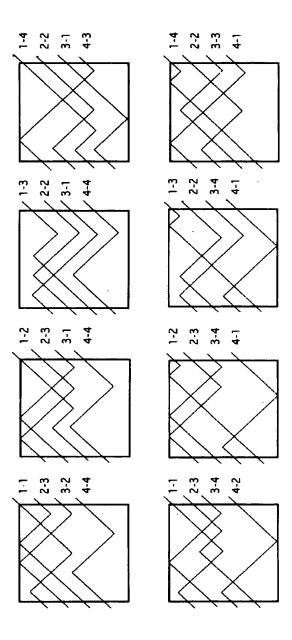
反対回数:必ず2回

3 7

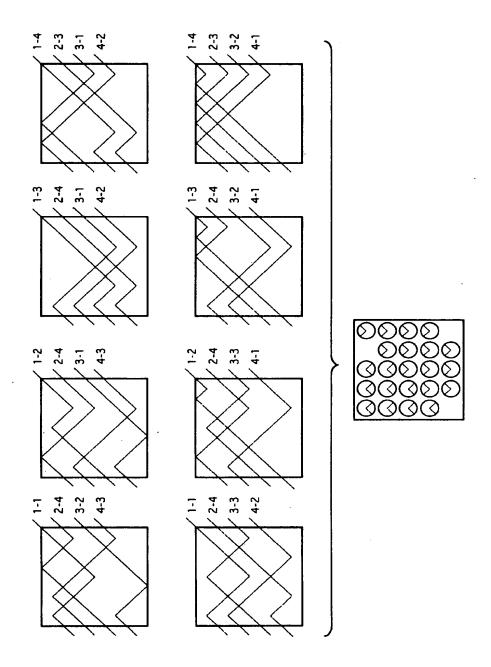
【図38】



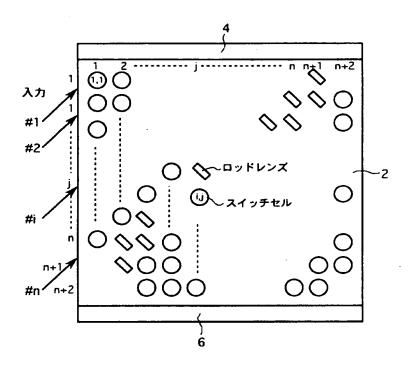
【図39】



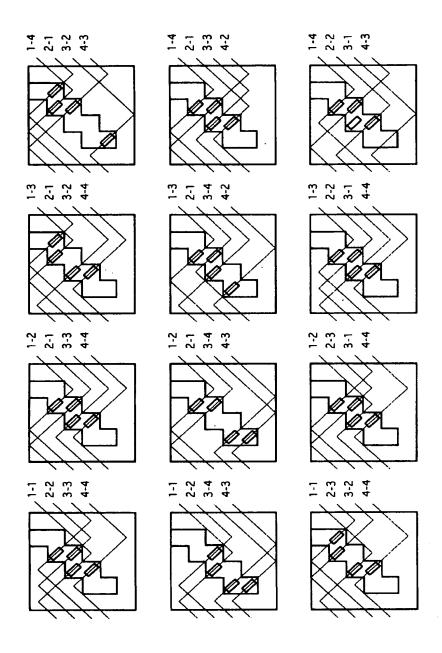
【図40】



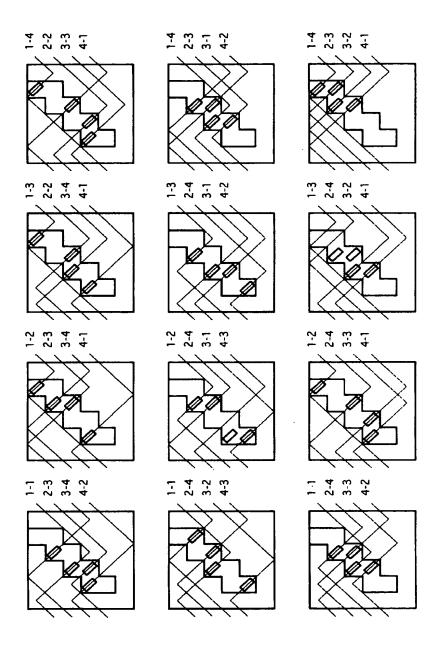
【図41】



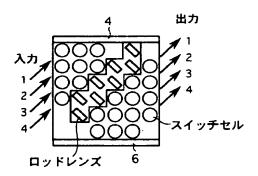
【図42】

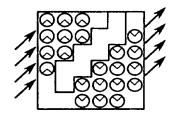


【図43】

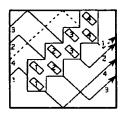


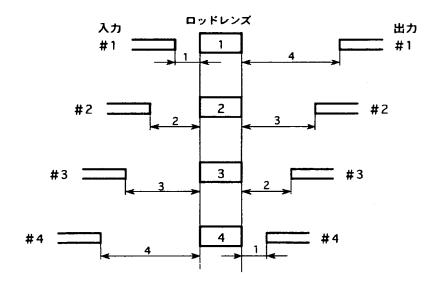
【図44】



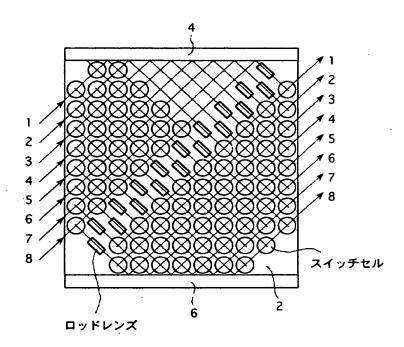


【図45】

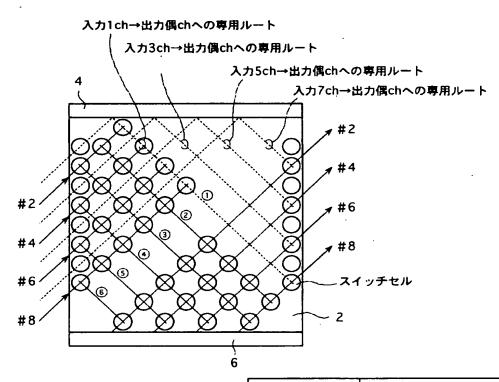




【図46】



【図47】



①,②、③ : 出力2、4、6、8chへのルート

④ : 出力2、4、6chへのルート

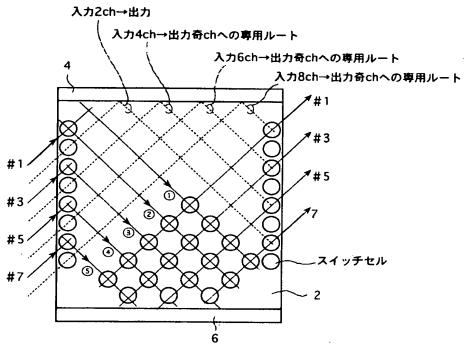
⑤ : 出力2、4chへのルート

⑥ : 出力2chへのルート

入力チャンネル	出力偶chへのルート	
2	1)/2/3	
4	1)/2/3,4	
6	1)/2/3,4,5	
8	1)/2/3,4,5,6	
1		
入力チャンネル 出力チャンネル		
2> 2	2 ① or ② or ③	
4	4 ① or ② or ③	
	6 (4)	
8>	8 ① or ② or ③	

4 7

【図48】

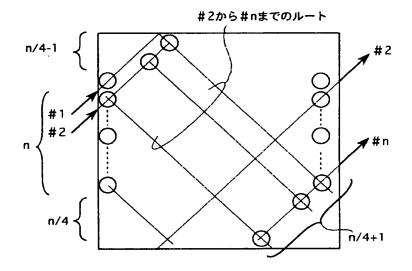


- ①,②:出力1、3、5、7chへのルート
 - ③ : 入力chが3以上で支えるルートで 出力1、3、5、7chへのルート
 - ④ : 出力1、3、5chへのルート
 - ⑤ : 出力1、3chへのルート

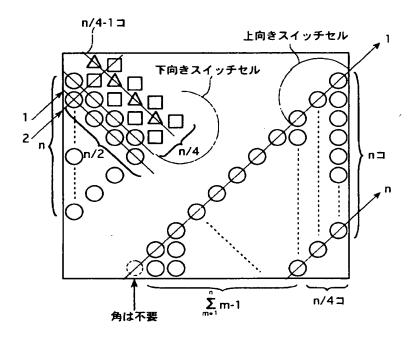
入力チャンネル	出力偶chへのルート	
1	①/②	
3	①/② ,③	
5	①/② ,3,4	
7	①/② ,③,④,⑤	
入力チャンネル 出力チャンネル ルート		
1 → 3 3 → 3	① or ② 3 3 4	

① or ②

【図49】



【図50】

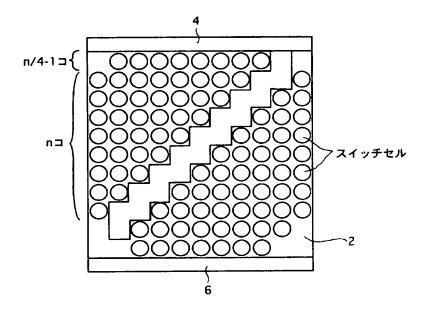


上向きスイッチセル:
$$\sum_{m=1}^{n} m-1 + \frac{n}{4} \times n = \frac{n(n+1)}{2} - 1 + \frac{n^2}{4} = \frac{3}{4} n^2 + \frac{1}{2} n-1$$

下向きスイッチセル:
$$2 \cdot \sum_{m=1}^{n/2} m + \frac{n}{4} \times \frac{n}{2} + (\frac{n}{4} - 1) \times \frac{n}{2} = \frac{n^2}{2}$$
 図中を上の() 図中の(1)

全スイッチセル:
$$\frac{5}{4}$$
 n^2+ $\frac{1}{2}$ n-1

【図51】



【書類名】 要約書

【要約】

【課題】 本発明は光スイッチに関し、損失にパス依存性がない光スイッチの提供が主な課題である。

【解決手段】 本発明によると、複数のスイッチセルを備えた光スイッチが提供される。光スイッチはn(nは自然数)の入力とm(mは自然数)の出力とを有し、また、光スイッチは隣り合う二つのスイッチセル間の距離として定義される単位サイズを有する。光スイッチは、K・L(Kはn≦Kを満たす整数、Lはm≦Lを満たす整数)のスイッチサイズを有する基板と、基板の主面に対して垂直で且つ互いに平行な第1及び第2のミラーと、第1及び第2のミラーに対して傾斜した入力のための複数の入力光路並びに第1及び第2のミラーに対して傾斜した入力のための複数の入力光路並びに第1及び第2のミラーに対して傾斜した出力のための複数の出力光路を提供する光学ユニットとを備えている。各スイッチセルは基板に対して可動的に設けられたスイッチミラーを含む。この構成によると、パス依存性が実質的になくなる。

【選択図】 図3

出願人履歴情報

識別番号

[000005223]

1. 変更年月日

1996年 3月26日

[変更理由]

住所変更

住 所

神奈川県川崎市中原区上小田中4丁目1番1号

氏 名

富士通株式会社